

日本国特許庁
JAPAN PATENT OFFICE

18. 3. 2004

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed.
with this Office.

出願年月日 2003年 5月13日
Date of Application:

出願番号 特願2003-134638
Application Number:
[ST. 10/C] : [JP2003-134638]

出願人 松下電器産業株式会社
Applicant(s):

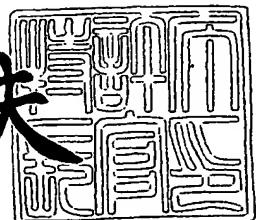
REC'D	13 MAY 2004
WIPO	PCT

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2004年 4月23日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



【書類名】 特許願
【整理番号】 2038140155
【提出日】 平成15年 5月13日
【あて先】 特許庁長官 殿
【国際特許分類】 G11B 20/14
H03M 7/14
H04L 25/49

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式
会社内

【氏名】 藤野 寛之

【発明者】

【住所又は居所】 大阪府門真市大字門真1006番地 松下電器産業株式
会社内

【氏名】 出口 博紀

【特許出願人】

【識別番号】 000005821

【氏名又は名称】 松下電器産業株式会社

【代理人】

【識別番号】 100077931

【弁理士】

【氏名又は名称】 前田 弘

【選任した代理人】

【識別番号】 100094134

【弁理士】

【氏名又は名称】 小山 廣毅

【選任した代理人】

【識別番号】 100110939

【弁理士】

【氏名又は名称】 竹内 宏

【選任した代理人】

【識別番号】 100110940

【弁理士】

【氏名又は名称】 鳴田 高久

【選任した代理人】

【識別番号】 100113262

【弁理士】

【氏名又は名称】 竹内 祐二

【選任した代理人】

【識別番号】 100115059

【弁理士】

【氏名又は名称】 今江 克実

【選任した代理人】

【識別番号】 100115691

【弁理士】

【氏名又は名称】 藤田 篤史

【選任した代理人】

【識別番号】 100117581

【弁理士】

【氏名又は名称】 二宮 克也

【選任した代理人】

【識別番号】 100117710

【弁理士】

【氏名又は名称】 原田 智雄

【選任した代理人】

【識別番号】 100121500

【弁理士】

【氏名又は名称】 後藤 高志

【選任した代理人】

【識別番号】 100121728

【弁理士】

【氏名又は名称】 井関 勝守

【手数料の表示】

【予納台帳番号】 014409

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0217869

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 デジタル変調装置およびデジタル変調方法

【特許請求の範囲】

【請求項1】 入力されたソースデータを、ランレンジスが制限されたNRZI形式の変調コードに変換するデジタル変調装置であつて、

前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成手段と、

前記コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVの変化の度合いを算出するDSV変化算出手段と、

前記DSV変化算出手段によって算出されたDSVの変化の度合いを互いに比較し、前記変調コード生成手段によって生成された複数の候補変調コードのうちDSVの変化の度合いを相対的に小さくするものを、前記変調コードとすべき判定を行う変調コード判定手段と、

前記コード生成手段によって生成された複数の候補変調コードの中から前記コード判定手段の判定結果に該当するものを選択し、この選択した候補変調コードを前記変調コードとして出力する変調コード選択手段とを備えたことを特徴とするデジタル変調装置。

【請求項2】 請求項1に記載のデジタル変調装置において、

前記DSVの変化の度合いの算出対象範囲は、前記変調コード生成手段によって生成された、直近所定個数の候補変調コードからなるコード系列であり、

前記所定個数は、前記変調コードを再生する信号再生装置の特性に応じて決定される

ことを特徴とするデジタル変調装置。

【請求項3】 請求項1に記載のデジタル変調装置において、

前記DSVの変化の度合いの算出対象範囲は、前記変調コード生成手段によって生成された、直近所定個数の候補変調コードからなるコード系列であり、

前記所定個数は、前記変調コードを再生する信号再生装置における2値化スライスレベル決定用の低域ろ波回路の特性に応じて決定される

ことを特徴とするデジタル変調装置。

【請求項4】 請求項1に記載のデジタル変調装置において、

前記DSV変化算出手段は、

前記変調コード生成手段によって生成された所定個数の候補変調コードからなるコード系列について、当該コード系列におけるコードごとに、当該コードのDSVに相当するCDSを保持するCDS保持手段と、

前記コード系列における各コードのCDSを積算し、当該積算値を保持するCDS積算手段とを有し、

前記CDS積算手段が保持するCDSの積算値を、前記DSVの変化の度合いとして出力する

ことを特徴とするデジタル変調装置。

【請求項5】 請求項4に記載のデジタル変調装置において、

前記CDS保持手段は、前記DSV変化算出手段にコードが入力されたとき、この入力されたコードに係る第1のCDSを保持するとともに、保持しているCDSのうち最も古いコードに係る第2のCDSを出力するものであり、

前記CDS積算手段は、保持しているCDSの積算値に、前記第1のCDSを加算するとともに前記第2のCDSを減算して得られる値を、新たなCDSの積算値として保持するものである

ことを特徴とするデジタル変調装置。

【請求項6】 請求項5に記載のデジタル変調装置において、

前記CDS保持手段は、シフトレジスタである

ことを特徴とするデジタル変調装置。

【請求項7】 請求項1に記載のデジタル変調装置において、

前記変調コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVを算出するDSV算出手段を備え、

前記変調コード判定手段は、前記DSVの変化の度合いのいずれもが所定の閾値を超えるとき、前記判定を行う一方、前記DSVの変化の度合いの少なくとも一つが前記所定の閾値以下のとき、前記DSV算出手段によって算出されたDS

Vのうち、対応する前記DSVの変化の度合いが前記所定の閾値以下となるDSVを互いに比較し、前記変調コード生成手段によって生成された複数の候補変調コードのうち当該DSVが所定値に相対的に近くなるものを、前記変調コードとすべき判定を行うことを特徴とするデジタル変調装置。

【請求項8】 入力されたソースデータを、ランレンゲスが制限されたNRZI形式の変調コードに変換するデジタル変調装置であって、

前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成手段と、

前記変調コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVを算出するDSV算出手段と、

前記DSV算出手段によって算出されるDSVの初期化を行うDSVリセット手段と、

前記DSV算出手段によって算出されたDSVを互いに比較し、前記変調コード生成手段によって生成された複数の候補変調コードのうちDSVを相対的に小さくするものを、前記変調コードとすべき判定を行う変調コード判定手段と、

前記変調コード生成手段によって生成された複数の候補変調コードの中から前記変調コード判定手段の判定結果に該当するものを選択し、この選択した候補変調コードを前記変調コードとして出力する変調コード選択手段とを備えたことを特徴とするデジタル変調装置。

【請求項9】 請求項8に記載のデジタル変調装置において、

前記DSVリセット手段は、前記DSV算出手段によって算出されたDSVのいずれかが所定の閾値以上となったとき、前記初期化を行うことを特徴とするデジタル変調装置。

【請求項10】 請求項9に記載のデジタル変調装置において、

前記所定の閾値は、前記変調コードを再生する信号再生装置の特性に応じて決定される

ことを特徴とするデジタル変調装置。

【請求項11】 請求項9に記載のデジタル変調装置において、前記所定の閾値は、前記変調コードを再生する信号再生装置における2値化スライスレベル決定用の低域通過フィルタの特性に応じて決定されることを特徴とするデジタル変調装置。

【請求項12】 請求項8に記載のデジタル変調装置において、前記D S Vリセット手段は、所定の周期で、前記初期化を行うことを特徴とするデジタル変調装置。

【請求項13】 請求項12に記載のデジタル変調装置において、前記所定の周期は、前記変調コードを再生する信号再生装置の特性に応じて決定されることを特徴とするデジタル変調装置。

【請求項14】 請求項12に記載のデジタル変調装置において、前記所定の周期は、前記変調コードを再生する信号再生装置における2値化スライスレベル決定用の低域通過フィルタの特性に応じて決定されることを特徴とするデジタル変調装置。

【請求項15】 入力されたソースデータを、ランレンジングスが制限されたN R Z I形式の変調コードに変換するデジタル変調装置であって、前記変調コードの系列における各ビットの論理レベルに応じた値にランレンジングスに応じた重み付けをして累積した値を、当該変調コードの系列に含まれるD C成分を表す指標として用い、この指標が所定値に近づくように前記変調コードを選択することを特徴とするデジタル変調装置。

【請求項16】 請求項15に記載のデジタル変調装置において、前記ランレンジングスに応じた重み付けは、第1のランレンジングスが第2のランレンジングスよりも長いとき、当該第1のランレンジングスに対応する重みが当該第2のランレンジングスに対応する重み以上となるようにして行うことを特徴とするデジタル変調装置。

【請求項17】 請求項16に記載のデジタル変調装置において、前記第1および第2のランレンジングスに対応する重みは、前記変更コードの系列

に対応するアナログ信号波形における前記第1および第2のランレンジスに相当する区間の積分値に基づいて決定されたものであることを特徴とするデジタル変調装置。

【請求項18】 入力されたソースデータを、ランレンジスが制限されたN R Z I 形式の変調コードに変換するデジタル変調方法であって、

前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成ステップと、

前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係る D S V の変化の度合いを算出する D S V 变化算出ステップと、

前記 D S V 变化算出ステップで算出された D S V の変化の度合いを互いに比較し、前記変調コード生成ステップで生成された複数の候補変調コードのうち D S V の変化の度合いを相対的に小さくするものを、前記変調コードとして出力する変調コード出力ステップとを備えた

ことを特徴とするデジタル変調方法。

【請求項19】 請求項18に記載のデジタル変調方法において、

前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係る D S V を算出する D S V 算出ステップを備え、

前記変調コード出力ステップは、前記 D S V の変化の度合いのいずれもが所定の閾値を超えるとき、前記出力を行う一方、前記 D S V の変化の度合いの少なくとも一つが前記所定の閾値以下のとき、前記 D S V 算出ステップで算出された D S V のうち、対応する前記 D S V の変化の度合いが前記所定の閾値以下となる D S V を互いに比較し、前記変調コード生成ステップで生成された複数のコードのうち当該 D S V が所定値に相対的に近くなるものを、前記変調コードとして出力する

ことを特徴とするデジタル変調方法。

【請求項20】 入力されたソースデータを、ランレンジスが制限されたN R Z I 形式の変調コードに変換するデジタル変調方法であって、

前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成ステップと、

前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るD S Vを算出するD S V算出ステップと、

前記D S V算出ステップで算出されるD S Vの初期化を行うD S Vリセットステップと、

前記D S V算出ステップで算出されたD S Vを互いに比較し、前記変調コード生成ステップで生成された複数の候補変調コードのうちD S Vを相対的に小さくするものを、前記変調コードとして出力するコード出力ステップとを備えたことを特徴とするデジタル変調方法。

【請求項21】 入力されたソースデータを、ランレンジスが制限されたN R Z I形式の変調コードに変換するデジタル変調方法であって、

前記変調コードの系列における各ビットの論理レベルに応じた値にランレンジスに応じた重み付けをして累積した値を、当該変調コードの系列に含まれるD C成分を表す指標として用い、この指標が所定値に近づくように前記変調コードを選択する

ことを特徴とするデジタル変調方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、デジタル変調技術に関し、特に、ソースデータをランレンジスが制限された変調コードに変換して記録媒体にデータ書き込みを行う情報記録装置や、伝送チャネルへ流す信号として当該変調コードを用いる通信装置（特に、送信装置）などに好適なデジタル変調技術に属する。

【0002】

【従来の技術】

記録媒体へのデータ記録の際にR L L (Run Length Limited) などのD C成分を抑制する必要のあるデジタル変調においては、変調後の信号が安定して再生で

きるよう、信号のDC成分を抑える必要がある。図17は、信号記録が可能な光ディスク装置や、特に光通信を行う通信装置などとしての従来のデジタル変調装置の一構成を示す。従来のデジタル変調装置10は、ソースデータDATAを入力して変調コードCODEaおよびCODEbを生成する変調コード生成器11と、変調コードCODEaおよびCODEbをそれぞれ入力してDSVaおよびDSVbをそれぞれ算出する2個のDSV算出器12と、DSVaとDSVbとの大小比較を行い、選択すべき変調コードを判定する変調コード判定器13と、変調コード判定器13の判定結果に基づいて、コードCODEaおよびCODEbのいずれか一方を選択し、変調コードCODEとして出力する変調コード選択器14とを備えている。このように、従来のデジタル変調装置10では、2値化信号のDSV(Digital Sum Value)をDC成分の指標にして、常にDSVの絶対値が最小になるように複数の変調コードの中から最適な変調コードの選択を行っている。

【0003】

DSVとは、伝送チャネルに流すNRZI(Non Return to Zero Invert)形式の変調信号の“0”と“1”との量のバランスを取るために導入された指標であり、NRZI形式の変調信号を構成する各チャネルビットについて“0”ならば“-1”、“1”ならば“+1”を積算して得られる数値である。すなわち、DSVが“0”であれば、変調開始時点から現在までのNRZI形式の変調信号を構成するチャネルビットの“0”と“1”との数が等しいことを表している。したがって、DSV値を“0”に近づけるコード選択制御(DC制御とも称する)を行うことにより、変調信号のDC成分を低く抑えることができる(たとえば、特許文献1参照)。

【0004】

また、コード間に結合ビットを挟んで変調データ列を生成していくような方法もある(たとえば、非特許文献1参照)。この場合も、変調コードが(14ビットの)コード部と(3ビットの)結合ビット部で構成されていると考えれば、上記のDSVを指標に用いたDC制御方法によるデジタル変調方式であると言える。

【0005】

【特許文献1】

特開平9-162744号公報（第5-9項、第1-2図）

【非特許文献1】

中島平太郎・小川博司共著、「図解コンパクトディスク読本」、改定2版
、オーム社、平成5年12月、p. 125-131

【0006】

【発明が解決しようとする課題】

上記のデジタル変調装置10によってデジタル変調された信号は、次のようにして再生される。図18は、デジタル変調された信号を再生するCDプレーヤ、DVDプレーヤなどの信号再生装置の復調部分の一構成を示す。まず、伝送チャネルを伝ってきたチャネル信号CODEを低域通過フィルタ21に通すことにより、チャネル信号CODEのDC成分DCrefが抽出される。ここで、チャネル信号CODEは、上記のデジタル変調装置10によって生成された変調コードCODEである。次に、2値化器22によってチャネル信号CODEが自身のDC成分DCrefを閾値（スライスレベルとも称する）として2値化スライスされ、NRZI形式の変調2値化データDT0が出力される。その後、変調2値化データDT0は復調器23によって復調され、元のソースデータであるデータDT1が再生される。

【0007】

上記の構成の復調部を備えた信号再生装置において、できる限り正しい復調を実現するためには、2値化スライスレベルを適正に保つことが重要となる。そのためには、チャネル信号CODEのDC成分が安定して抽出される必要がある。しかし、DSV値を無条件に“0”に近づけるようなコード選択制御を行う従来の方法では、ある特定の条件下では、チャネル信号CODEのDC成分を安定して抽出できなくなるおそれがある。たとえば、ソースコードの入力パターンによりDC制御が十分なされないなどの理由でDC成分が十分に抑制されていない状態から、DC制御が（再び）かかり始めるような場合が、この特定の条件として挙げられる。

【0008】

上記の特定の条件下において、従来のデジタル変調装置は、DC制御可能な変調コードごとにDSVを“0”に近づけようとして、常にプラス側あるいはマイナス側といった一方的な変調コードの選択を行う。その結果、図19に示すように、局所的に見るとNRZI形式の変調信号の“0”と“1”とのバランスが崩れてしまう。この場合、信号復調時に変調信号のDC成分が変動してしまい、2値化スライスを正しく行うことができなくなるおそれがある。そして、2値化スライスが正しく行われない場合、再生時に信号再生ジッタが増大し、再生エラーを引き起こす要因となる。

【0009】

上記の問題に鑑み、本発明は、ソースデータを入力してランレンジスが制限されたNRZI形式の変調コードに変換するデジタル変調装置および方法について、再生時に正しく2値化スライスがなされるような変調コードを生成することを課題とする。

【0010】**【課題を解決するための手段】**

上記の課題を解決するために、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたNRZI形式の変調コードに変換するデジタル変調装置として、前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成手段と、前記コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVの変化の度合いを算出するDSV変化算出手段と、前記DSV変化算出手段によって算出されたDSVの変化の度合いを互いに比較し、前記変調コード生成手段によって生成された複数の候補変調コードのうちDSVの変化の度合いを相対的に小さくするものを、前記変調コードとすべき判定を行う変調コード判定手段と、前記コード生成手段によって生成された複数の候補変調コードの中から前記コード判定手段の判定結果に該当するものを選択し、この選択した候補変調コードを前記変調コードとして出力する変調コード選択手段とを備えたものとする。

【0011】

これによると、ソースコードについて生成され得る変調コード（候補変調コード）のうち、DSVの変化の度合いをより小さくするようなものが選択され、出力される。このようにDSVの変化の度合いが小さくなるようにDC制御を行うことによって、生成される変調コードの系列にDSVについて減少または増加の一方的な変化が無くなり、“0”と“1”とのバランスがとれた変調コードを得ることができる。すなわち、DC成分を安定して抽出することができ、正しく2値化スライスを行うことができるような変調コードを生成することができる。

【0012】

好ましくは、前記DSVの変化の度合いの算出対象範囲は、前記変調コード生成手段によって生成された、直近所定個数の候補変調コードからなるコード系列であり、前記所定個数は、前記変調コードを再生する信号再生装置の特性に応じて決定されるものとする。

【0013】

また、好ましくは、前記DSVの変化の度合いの算出対象範囲は、前記変調コード生成手段によって生成された、直近所定個数の候補変調コードからなるコード系列であり、前記所定個数は、前記変調コードを再生する信号再生装置における2値化スライスレベル決定用の低域ろ波回路の特性に応じて決定されるものとする。

【0014】

そして、具体的には、前記DSV変化算出手段は、前記変調コード生成手段によって生成された所定個数の候補変調コードからなるコード系列について、当該コード系列におけるコードごとに、当該コードのDSVに相当するCDSを保持するCDS保持手段と、前記コード系列における各コードのCDSを積算し、当該積算値を保持するCDS積算手段とを有し、前記CDS積算手段が保持するCDSの積算値を、前記DSVの変化の度合いとして出力するものとする。

【0015】

より具体的には、前記CDS保持手段は、前記DSV変化算出手段にコードが入力されたとき、この入力されたコードに係る第1のCDSを保持するとともに

、保持しているCDSのうち最も古いコードに係る第2のCDSを出力するものとする。また、前記CDS積算手段は、保持しているCDSの積算値に、前記第1のCDSを加算するとともに前記第2のCDSを減算して得られる値を、新たなCDSの積算値として保持するものとする。

【0016】

また、上記のデジタル変調装置は、前記変調コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVを算出するDSV算出手段を備え、前記変調コード判定手段は、前記DSVの変化の度合いのいずれもが所定の閾値を超えるとき、前記判定を行う一方、前記DSVの変化の度合いの少なくとも一つが前記所定の閾値以下のとき、前記DSV算出手段によって算出されたDSVのうち、対応する前記DSVの変化の度合いが前記所定の閾値以下となるDSVを互いに比較し、前記変調コード生成手段によって生成された複数の候補変調コードのうち当該DSVが所定値に相対的に近くなるものを、前記変調コードとすべき判定を行うものであることが好ましい。

【0017】

これによると、変調コードを生成する過程において、DSVの変化の度合いを所定の閾値内に抑えながら、DSVが所定値に収束させることができる。これにより、DSVの急激な変化を抑制しつつDSVを好ましい値に近づけることができる。

【0018】

また、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたNRZI形式の変調コードに変換するデジタル変調装置として、前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成手段と、前記変調コード生成手段によって生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVを算出するDSV算出手段と、前記DSV算出手段によって算出されるDSVの初期化を行うDSVリセット手段と、前記DSV算出手段によって算出されたDSVを互いに比較し、前記変調コ

ード生成手段によって生成された複数の候補変調コードのうちD S Vを相対的に小さくするものを、前記変調コードとすべき判定を行う変調コード判定手段と、前記変調コード生成手段によって生成された複数の候補変調コードの中から前記変調コード判定手段の判定結果に該当するものを選択し、この選択した候補変調コードを前記変調コードとして出力する変調コード選択手段とを備えたものとする。

【0019】

これによると、D S V算出手段によって算出されるD S Vが適宜初期化されるため、変調コード生成の過程でD S Vがプラス側あるいはマイナス側に不当に大きくなり過ぎることを防ぐことができる。これにより、D S Vの急激な変化を抑制することができる。

【0020】

好ましくは、前記D S Vリセット手段は、前記D S V算出手段によって算出されたD S Vのいずれかが所定の閾値以上となったとき、および／または、所定の周期で、前記初期化を行うものとする。

【0021】

また、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたN R Z I形式の変調コードに変換するデジタル変調装置として、前記変調コードの系列における各ビットの論理レベルに応じた値にランレンジスに応じた重み付けをして累積した値を、当該変調コードの系列に含まれるD C成分を表す指標として用い、この指標が所定値に近づくように前記変調コードを選択するものとする。

【0022】

これによると、変調コードの系列に含まれるD C成分を表す指標として、D S Vではなく、変調コードの系列における各ビットの論理レベルに応じた値にランレンジスに応じた重み付けをして累積した値を用いることによって、より正確に実際の変調コードのアナログ信号波形を近似することができる。したがって、D S Vを指標とする従来のD C制御よりも、より正確なD C制御を実現することができ、変調コードの再生時の安定性を向上させることができる。

【0023】

好ましくは、前記ランレンジスに応じた重み付けは、第1のランレンジスが第2のランレンジスよりも長いとき、当該第1のランレンジスに対応する重みが当該第2のランレンジスに対応する重み以上となるようにして行うものとする。具体的には、前記第1および第2のランレンジスに対応する重みは、前記変更コードの系列に対応するアナログ信号波形における前記第1および第2のランレンジスに相当する区間の積分値に基づいて決定されたものとする。

【0024】

一方、上記の課題を解決するために、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたNRZI形式の変調コードに変換するデジタル変調方法として、前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成ステップと、前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVの変化の度合いを算出するDSV変化算出ステップと、前記DSV変化算出ステップで算出されたDSVの変化の度合いを互いに比較し、前記変調コード生成ステップで生成された複数の候補変調コードのうちDSVの変化の度合いを相対的に小さくするものを、前記変調コードとして出力する変調コード出力ステップとを備えたものとする。

【0025】

これによると、DSVの変化の度合いが小さくなるようにDC制御が行われ、“0”と“1”とのバランスがとれたNRZI形式の変調コードを得ることができる。すなわち、DC成分を安定して抽出することができ、正しく2値化スライスを行うことができるような変調コードを生成することができる。

【0026】

好ましくは、上記のデジタル変調方法は、前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るDSVを算出するDSV算出ステップを備え、前記変調コード出力ステップは、前記DSVの変化の度合い

のいずれもが所定の閾値を超えるとき、前記出力を行う一方、前記D S Vの変化の度合いの少なくとも一つが前記所定の閾値以下のとき、前記D S V算出ステップで算出されたD S Vのうち、対応する前記D S Vの変化の度合いが前記所定の閾値以下となるD S Vを互いに比較し、前記変調コード生成ステップで生成された複数のコードのうち当該D S Vを相対的に小さくするものを、前記変調コードとして出力するものとする。

【0027】

また、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたN R Z I形式の変調コードに変換するデジタル変調方法として、前記ソースデータに対して、前記変調コードの候補となる複数の候補変調コードを生成する変調コード生成ステップと、前記変調コード生成ステップで生成された複数の候補変調コードのそれぞれについて、当該候補変調コードを前記変調コードとして選択したときの変調コード系列に係るD S Vを算出するD S V算出ステップと、前記D S V算出ステップで算出されるD S Vの初期化を行うD S Vリセットステップと、前記D S V算出ステップで算出されたD S Vを互いに比較し、前記変調コード生成ステップで生成された複数の候補変調コードのうち当該D S Vが所定値に相対的に近くなるものを、前記変調コードとして出力するコード出力ステップとを備えたものとする。

【0028】

これによると、D S V算出ステップによって算出されるD S Vが適宜初期化されるため、変調コード生成の過程でD S Vがプラス側あるいはマイナス側に不当に大きくなり過ぎることがなくなり、D S Vの急激な変化を抑制することができる。

【0029】

また、本発明が講じた手段は、入力されたソースデータを、ランレンジスが制限されたN R Z I形式の変調コードに変換するデジタル変調方法として、前記変調コードの系列における各ビットの論理レベルに応じた値にランレンジスに応じた重み付けをして累積した値を、当該変調コードの系列に含まれるD C成分を表す指標として用い、この指標が所定値に近づくように前記変調コードを選択する

ものとする。

【0030】

これによると、変調コードの系列に含まれるDC成分を表す指標として、DSVではなく、変調コードの系列における各ビットの論理レベルに応じた値にランゲスに応じた重み付けをして累積した値を用いることによって、より正確に実際の変調コードのアナログ信号波形を近似することができる。したがって、DSVを指標とする従来のDC制御よりも、より正確なDC制御を実現することができ、より安定的に再生可能な変調コードを生成することができる。

【0031】

【発明の実施の形態】

以下、本発明の実施の形態について、図面を参照しながら説明する。

【0032】

(第1の実施形態)

図1は、本発明の第1の実施形態に係るデジタル変調装置の構成を示す。本実施形態のデジタル変調装置10Aは、変調コード生成手段としての変調コード生成器11と、変調コード判定手段としての変調コード判定器13と、変調コード選択手段としての変調コード選択器14と、DSV変化算出手段としての2個のDSV変化量算出器15とを備え、ソースデータDATAを入力し、ランレンジスが制限されたNRZI形式の変調コードCODEを出力する。

【0033】

変調コード生成器11は、ソースデータDATAを入力し、デジタル変調装置10Aが出力する変調コードCODEの候補となる候補変調コードCODEaおよびCODEbを生成する。なお、ある特定のソースデータの入力パターンについては、対応する変調コードが1個しか存在しない場合もあるが、そのような場合には、その1個の変調コードを、候補変調コードCODEaおよびCODEbの双方に適用するものとする。

【0034】

DSV変化量算出器15は、変調コード生成器11によって生成された候補変調コードCODEaおよびCODEbのそれぞれを入力し、変調コード系列に係

るDSVの変化の度合いとして変化量 ΔDSV_a および ΔDSV_b をそれぞれ出力する。図2は、DSV変化量算出器15の内部構成を示す。DSV変化量算出器15は、n個（nは2以上の自然数）のレジスタ151からなるCDS（Code Digital Sum）保持手段としてのシフトレジスタ152と、CDS積算手段としての減算器153、加算器154およびレジスタ155とを備えている。なお、CDSとは、1個のNRZI形式の変調コードに係るDSVを表す値を指す。

【0035】

DSV変化量算出器15の動作は次の通りである。まず、DSV変化量算出器15にCDSが入力されるごとに、そのCDSを、シフトレジスタ152に入力（シフト・イン）するとともに、減算器153の被減算値側（プラス側）に入力する。また、減算器153の減算値側（マイナス側）にシフトレジスタ152の出力（シフト・アウト）を与える。CDSは、変調コード生成器11から出力される候補変調コードCODEaおよびCODEbのそれぞれについてのものである。減算器153は、「現在のCDS-変調コードn個分前のCDS」を算出して、算出結果を加算器154の一方の入力端子に与える。加算器154の他方の入力端子には、加算器154の出力を保持するレジスタ155の出力が与えられている。したがって、加算器154およびレジスタ155によって、「現在のCDS-変調コードn個分前のCDS」が積算される。そして、この積算値が ΔDSV として出力される。

【0036】

DSV変化量算出器15の動作開始時点では、レジスタ151が保持する値はすべて“0”にリセットされる。CDSの入力が開始し、第1～n個目のCDSの入力に対しては、シフトレジスタ152から“0”が出力され、結果として、レジスタ155には「第1～n個目のCDS」の積算値が格納される。その後、第n+1個目のCDSが入力されると、シフトレジスタ152から第1個目のCDSが出力され、減算器153は、「第n+1個目のCDS-第1個目のCDS」を算出する。そして、加算器154およびレジスタ155によって、減算器153の算出結果がこれまでのCDS積算値に加えられる。すなわち、「第1～n個目のCDS積算値+第n+1個目のCDS-第1個目のCDS」が計算され、

レジスタ155に格納される値は、「第2～n+1個目のCDS積算値」となる。上記の演算は、第n+2個目以降のCDSの入力に対しても同様に行われる。以上のように、DSV変化量算出器15は、与えられた現在の変調コードを含む直近n個分の変調コード系列に係るDSVの変化量を出力する。

【0037】

一方、図1に戻り、変調コード判定器13は、DSV変化量算出器15から出力される変化量 ΔDSV_a および ΔDSV_b について大小比較を行い、候補変調コードCODE aおよびCODE bのうちのいずれを変調コードCODEとすべきかについての判定を行う。この大小比較は、DSVの変化の度合いを比較するという性質のものであるため、DSV変化量を正值に変換して行う必要がある。正值への変換は、たとえば、絶対値や二乗値などを用いることができる。なお、本実施例では、絶対値を用いるものとする。そして、変調コード判定器13は、候補変調コードCODE aおよびCODE bのうち、上記の大小比較の結果、DSV変化量が小さくなる方を、変調コードCODEとすべきと判定する。

【0038】

変調コード選択器14は、候補変調コードCODE aおよびCODE bの中から、変調コード判定器13によって判定された方を選択し、変調コードCODEとして出力する。

【0039】

次に、本実施形態に係るデジタル変調処理について、図3に示したフローチャートを参照しながら説明する。

【0040】

まず、デジタル変調処理が開始すると、ソースデータに対応する一つ以上の候補変調コードを生成する（ステップS11）。ここで、一つ以上としているのは、上述したように、ある特定のソースデータの入力パターンについては、対応する変調コードが1個しか存在しない場合もあるからである。本ステップS11は、変調コード生成器11による処理に相当する。

【0041】

次に、ステップS11で生成された各候補変調コードについて、変調コード系

列に係る変化量 (ΔDSV) を算出する (ステップS12)。本ステップS12は、DSV変化量算出器15による処理に相当する。

【0042】

そして、ステップS12で算出された ΔDSV を互いに比較し、ステップS1で生成された候補変調コードのうち、変化量 (ΔDSV) の絶対値 (二乗値でもよい) を相対的に小さくするものを選択して出力する (ステップS13)。本ステップS13は、変調コード判定器13および変調コード選択器14による処理に相当する。

【0043】

その後、変調すべき全ソースデータの処理が完了したか否かを判断し (ステップS14)、まだ変調すべきソースデータが残っている場合には、ステップS1に戻って次のソースデータについての処理を行う一方、全ソースデータの処理が完了した場合には、デジタル変調処理を終了する。

【0044】

次に、本実施形態に係るデジタル変調処理について、図4に示した具体例を参考しながら説明する。同図は、順に入力されるソースデータ201、202および203に対して変調コードを出力する過程を示す。

【0045】

ソースデータ201～203に対して、候補変調コードCODEaとして変調コード211、212および213が、候補変調コードCODEbとして変調コード221、222および223がそれぞれ生成される。ここで、変調コード211～213および変調コード221～223はいずれもNRZ (Non Return to Zero) 形式となっている。これは、変調コード生成器11からの出力段階では、まだNRZI形式のLowレベルおよびHighレベルが確定していないという理由による。ただし、候補変調コードCODEaおよびCODEbは必ずしもNRZ形式で表す必要はない。たとえば、NRZI形式の初期レベルとしてLowレベルおよびHighレベルのいずれか一方を選び、候補変調コードを一旦出力しておき、その後、正しい初期レベルが確定した時点で、レベルが反転している場合には、NRZI形式の変調コード全体をビット反転するようにしてもよい

【0046】

変調コード231～233および変調コード241～243は、それぞれ変調コード211～213および変調コード221～223をNRZI形式に変換したものである。また、各変調コード231～233および変調コード241～243の下にCDSを示す。上述したように、 ΔDSV は、所定の算出範囲におけるCDSの積算値として表される。ここでは、所定の算出範囲を直近の変調コード2個分として説明する。

【0047】

まず、ソースデータ201が入力され、候補変調コード231(CODE a)および候補変調コード241(CODE b)のCDSは、それぞれ“+2”および“+4”と算出される。ここで、図示していないが、ソースデータ201の1個前のソースデータについてのCDSは“0”であるとする。したがって、この場合の変化量251(ΔDSV_a)および変化量261(ΔDSV_b)は、それぞれ“+2”および“+4”と算出される。そして、絶対値が相対的に小さい変化量251に対応する候補変調コード231が、ソースデータ201に対する変調コードとして出力される。

【0048】

次に、ソースデータ202が入力される。直前に候補変調コード231が出力されたことによって、今回のNRZI形式の初期レベルはLowに確定しており、候補変調コード212および222のNRZI変換はそれぞれ候補変調コード232および242のようになる。なお、候補変調コード212および222は同一であり、これは、上述した変調コード生成器11によって複数の変調コードを割り当たらない場合を表している。

【0049】

ソースデータ202について、候補変調コード232(CODE a)および候補変調コード242(CODE b)のCDSは、いずれも“-2”と算出される。ここで、直前のCDSは、先ほど選択された候補変調コード231についてのものであり、その値は“+2”である。したがって、この場合の変化量252(

ΔDSV_a ）および変化量262（ ΔDSV_b ）は、いずれも“0”と算出される。この場合、候補変調コードCODE aおよびCODE bのいずれを選択してもよく、ここでは、候補変調コードCODE a側を選択するものとする。したがって、候補変調コード232が、ソースデータ202に対する変調コードとして出力される。

【0050】

そして、ソースデータ203について、候補変調コード233（CODE a）および候補変調コード243（CODE b）のCDSは、それぞれ“-6”および“+2”と算出される。ここで、直前のCDSは、先ほど選択された候補変調コード232についてのものであり、その値は“-2”である。したがって、この場合の変化量253（ ΔDSV_a ）および変化量263（ ΔDSV_b ）は、それぞれ“-8”および“0”と算出される。そして、絶対値が相対的に小さい変化量263に対応する候補変調コード243が、ソースデータ203に対する変調コードとして出力される。

【0051】

以上、本実施形態によると、図5に示すように、与えられたソースデータに対して、DSVの変化量（ ΔDSV ）の絶対値が“0”に近づくようにDC制御が行われ、DSVの急激な変化が抑制される。これにより、生成された変調コードを、たとえば、図18に示した信号再生装置によって復調する場合に、低域通過フィルタ21によって抽出されるDC成分DCrefが安定し、その結果、2値化スライスが正しく行われ、再生精度を向上することができる。

【0052】

なお、上記の説明では、 ΔDSV の算出範囲を直近の変調コード2個分、すなわち、DSV変化量算出器15におけるレジスタ151の数を“2”としたが、本発明はこれに限定されるものではない。この算出範囲は、生成された変調コードを復調する信号再生装置の特性に応じて設定することが好ましい。たとえば、図18に示した信号再生装置における低域通過フィルタ21の特性に応じて算出範囲を設定する。これにより、各種信号再生装置に最適の変調コードを生成することができる。

【0053】

(第2の実施形態)

図6は、本発明の第2の実施形態に係るデジタル変調装置の構成を示す。本実施形態のデジタル変調装置10Bは、変調コード生成器11と、2個のDSV算出器12と、変調コード選択器14と、2個のDSV変化量算出器15と、変調コード判定器16とを備え、ソースデータDATAを入力し、ランレンジスが制限されたNRZI形式の変調コードCODEを出力する。変調コード判定器16以外の構成要素については既に説明した通りである。

【0054】

変調コード判定器16は、DSV変化量算出器15からそれぞれ出力される変化量 ΔDSV_a および ΔDSV_b 、ならびにDSV算出器12からそれぞれ出力される DSV_a および DSV_b を入力し、これら入力に基づいて、候補変調コードCODEaおよびCODEbのうちのいずれを変調コードCODEとすべきかについての判定を行う。具体的には、変化量 ΔDSV_a および ΔDSV_b のいずれもが所定の閾値を超えるとき、これらの大小比較を行い、上記判定を行う。この判定は、第1の実施形態で説明したのと同様である。一方、変化量 ΔDSV_a および ΔDSV_b の少なくとも一方が所定の閾値以下のとき、その条件を満たすDSVについて大小比較を行い、相対的に小さい方に対応する候補変調コード(CODEaおよびCODEbのいずれか一方)を、変調コードCODEとすべき判定を行う。すなわち、所定の閾値以下となる ΔDSV が変化量 ΔDSV_a および ΔDSV_b のいずれか一方のときは、その ΔDSV に対応する変調コードが選択され、変化量 ΔDSV_a および ΔDSV_b のいずれもが所定の閾値以下のときは、 DSV_a と DSV_b との大小比較が行われ、この比較結果に応じた変調コードが選択される。なお、DSVの大小比較は、 ΔDSV の大小比較と同様に、絶対値や二乗値などで正値に変換してから行う。

【0055】

次に、本実施形態に係るデジタル変調処理について、図7に示したフローチャートを参照しながら説明する。

【0056】

まず、デジタル変調処理が開始すると、ソースデータに対応する一つ以上の候補変調コードを生成する（ステップS21）。本ステップS21は、変調コード生成器11による処理に相当する。

【0057】

そして、ステップS21で生成された各候補変調コードについて、変調コード系列に係るDSVおよびΔDSVを算出する（ステップS22）。本ステップS22は、DSV算出器12およびDSV変化量算出器15による処理に相当する。
。

【0058】

次に、ステップS22で算出されたΔDSVのうち、その絶対値（二乗値でもよい）が所定の閾値以下のものがあるか否かを判断する（ステップS23）。Y_{es}の場合、ステップS22で算出されたDSVのうち、対応するΔDSVが所定の閾値以下となるDSVを互いに比較し、ステップS21で生成された候補変調コードのうち、当該DSVの絶対値（二乗値でもよい）を相対的に小さくするものを選択して出力する（ステップS24）。Noの場合、ステップS22で算出されたΔDSVを互いに比較し、ステップS21で生成された候補変調コードのうち、ΔDSVの絶対値（二乗値でもよい）を相対的に小さくするものを選択して出力する（ステップS25）。ステップS23～S25は、変調コード判定器16による処理に相当する。

【0059】

その後、変調すべき全ソースデータの処理が完了したか否かを判断し（ステップS26）、まだ変調すべきソースデータが残っている場合には、ステップS21に戻って次のソースデータについての処理を行う一方、全ソースデータの処理が完了した場合には、デジタル変調処理を終了する。

【0060】

次に、本実施形態に係るデジタル変調処理について、図8に示した具体例を参照しながら説明する。同図は、図4と同様に、順に入力されるソースデータ201、202および203に対して変調コードを出力する過程を示す。なお、図8に例示したソースコードは図4のものと同様である。また、第1の実施形態と同じ

様に、 ΔDSV の算出範囲は直近の変調コード2個分とし、また、 ΔDSV の大さきさ判定のための所定の閾値を“5”とする。

【0061】

まず、ソースデータ201が入力され、変調コード231(CODE a)および変調コード241(CODE b)のCDSは、それぞれ“+2”および“+4”と算出される。また、DSV271(DSV a)およびDSV281(DSV b)は、それぞれ“-50”および“-48”と算出される。ここで、図示していないが、ソースデータ201の1個前のソースデータについてのCDSは“0”、DSVは“-52”であるとする。この場合の変化量251(ΔDSV a)および変化量261(ΔDSV b)は、それぞれ“+2”および“+4”と算出される。変化量251および261の絶対値はいずれも閾値以内であるため、DSV271とDSV281との絶対値の大小が比較され、相対的に小さい方であるDSV281に対応する候補変調コード241が、ソースデータ201に対する変調コードとして出力される。

【0062】

次に、ソースデータ202が入力され、候補変調コード232(CODE a)および候補変調コード242(CODE b)のCDSは、いずれも“-2”と算出される。また、DSV272(DSV a)およびDSV282(DSV b)は、いずれも“-50”と算出される。ここで、直前のCDSは、先ほど選択された候補変調コード241についてのものであり、その値は“+4”である。したがって、この場合の変化量252(ΔDSV a)および変化量262(ΔDSV b)は、いずれも“+2”と算出される。変化量252および262の絶対値はいずれも閾値以内であるため、DSV272とDSV282との絶対値の大小が比較されるが、DSV272およびDSV282の値は等しいため、いずれを選択してもよい。ここでは、候補変調コードCODE a側を選択するものとする。したがって、候補変調コード252が、ソースデータ202に対する変調コードとして出力される。

【0063】

そして、ソースデータ203について、候補変調コード233(CODE a)

および候補変調コード243 (CODE b) のCDSは、それぞれ“-6”および“+2”と算出される。また、DSV273 (DSV a) およびDSV283 (DSV b) は、それぞれ“-56”および“-48”と算出される。ここで、直前のCDSは、先ほど選択された候補変調コード232についてのものであり、その値は“-2”である。したがって、この場合の変化量253 ($\Delta DSV a$) および変化量263 ($\Delta DSV b$) は、それぞれ“-8”および“0”と算出される。このうち、変化量253の絶対値は閾値を超えており、変化量263の絶対値は閾値以下であるため、DSV273とDSV283との絶対値の大小が比較される。そして、相対的に小さい方であるDSV283に対応する候補変調コード243が、ソースデータ203に対する変調コードとして出力される。

【0064】

以上、本実施形態によると、与えられたソースデータに対して、DSVの変化量 (ΔDSV) を所定の閾値で決定される範囲内に抑えながら、DSVを所定値 (“0”) に収束させるようにDC制御が行われる。これにより、DSVの急激な変化を抑制しつつDSVを好ましい値に近づけることができる。

【0065】

なお、上記の説明では、 ΔDSV の大きさ判定のための所定の閾値を“5”としたが、これはあくまで一例であって、本発明を限定するものではない。この所定の閾値は、生成された変調コードを復調する信号再生装置の特性に応じて設定することが好ましい。これにより、各種信号再生装置に最適の変調コードを生成することができる。

【0066】

(第3の実施形態)

図9は、本発明の第3の実施形態に係るデジタル変調処理の構成を示す。本実施形態のデジタル変調装置10Cは、変調コード生成器11と、2個のDSV算出器12と、変調コード判定器13と、変調コード選択器14と、DSVリセット手段としてのDSVリセット判定器17とを備え、ソースデータDATAを入力し、ランレンジスが制限されたNRZI形式の変調コードCODEを出力する。DSVリセット判定器17以外の構成要素については既に説明した通りである。

【0067】

DSVリセット判定器17は、DSV算出器12からそれぞれ出力されるDSV_aおよびDSV_bを入力し、これらのうちいずれかが所定の閾値以上のとき、DSV算出器12にリセット信号RSを出力する。これにより、DSV算出器12において保持されているDSVが“0”に初期化される。

【0068】

次に、本実施形態に係るデジタル変調処理について、図10に示したフローチャートを参照しながら説明する。

【0069】

まず、デジタル変調処理が開始すると、ソースデータに対応する一つ以上の候補変調コードを生成する（ステップS31）。本ステップS31は、変調コード生成器11による処理に相当する。

【0070】

そして、ステップS31で生成された各候補変調コードについて、変調コード系列に係るDSVを算出する（ステップS32）。本ステップS32は、DSV算出器12による処理に相当する。

【0071】

次に、ステップS32で算出されたDSVを互いに比較し、ステップS31で生成された候補変調コードのうち、DSVの絶対値（二乗値でもよい）を相対的に小さくするものを選択して出力する（ステップS33）。本ステップS13は、変調コード判定器13および変調コード選択器14による処理に相当する。

【0072】

その後、DSVの絶対値（二乗値でもよい）がいずれも所定の閾値以上か否かを判断する（ステップS34）。Yesの場合、DSVをリセットする（ステップS35）。ステップS34およびS35は、DSVリセット判定器17による処理に相当する。

【0073】

そして、ステップS35でのDSVのリセット後、または、ステップS34に

においてNoの場合、変調すべき全ソースデータの処理が完了したか否かを判断し（ステップS36）、まだ変調すべきソースデータが残っている場合には、ステップS31に戻って次のソースデータについての処理を行う一方、全ソースデータの処理が完了した場合には、デジタル変調処理を終了する。

【0074】

上記のデジタル変調処理によると、DSVは、図11に示したように変化する。

【0075】

一方、DSVリセット判定器17について、DSVaおよびDSVbの入力を無くし、所定の周期で、リセット信号RSを出力し、DSV算出器12が保持するDSVを“0”に初期化するように構成することも可能である。この場合のデジタル変調処理のフローを図14に示す。同図のフローチャートは、図10のフローチャートにおける、DSVの絶対値がいずれも所定の閾値以上か否かを判断する処理（ステップS34）を、所定の周期が経過したか否かを判断する処理（ステップS37）に置き換えたものである。なお、本ステップS37は、DSVリセット判定器17による処理に相当する。そして、このデジタル変調処理によると、DSVは、図13に示したように変化する。

【0076】

以上、本実施形態によると、与えられたソースデータに対して、DSVを適宜初期化することによって、デジタル変調処理の過程でDSVの絶対値が不当に大きくなり過ぎることがなく、DSVの急激な変化が抑制される。これにより、生成された変調コード（変調信号）の再生時のジッタが軽減され、安定性が向上する。

【0077】

なお、DSVのリセット条件、すなわち、所定の閾値あるいは所定の周期を、生成された変調信号を再生する信号再生装置の特性に合わせてあらかじめ決めておくか、あるいは動作時に調整することによって、より一層、変調信号再生時の安定性を向上させることができる。たとえば、図18に示した信号再生装置における低域通過フィルタ21の特性に応じてDSVのリセット条件を設定すること

が可能である。

【0078】

(第4の実施形態)

図14は、本発明の第4の実施形態に係るデジタル変調装置の構成を示す。本実施形態のデジタル変調装置10Dは、変調コード生成器11と、2個のDSV算出器12と、変調コード判定器13と、変調コード選択器14と、DC成分評価指標算出器18とを備え、ソースデータDATAを入力し、ランレンジスが制限されたNRZI形式の変調コードCODEを出力する。デジタル変調装置10Dは、図17に示した従来のデジタル変調装置におけるDSV算出器12をDC成分評価指標算出器18に置き換えた構成をしている。すなわち、デジタル変調装置10Dは、変調コード系列に含まれるDC成分を表す指標として、DSVとは異なる評価指標（以下、「DC成分評価指標」と呼ぶ）を用い、DC成分評価指標が所定値、たとえば“0”に近づくように、変調コードCODEを選択する。

【0079】

DC成分評価指標算出器18は、変調コード生成器11によって生成された候補変調コードCODEaおよびCODEbのそれぞれについて、DC成分評価指標を用いて、DC成分値DCaおよびDCbを出力する。以下、DC成分評価指標について、図15を参照しながら詳細に説明する。

【0080】

DSVの計算には、信号変調モデル100が用いられる。一般に、DSVの計算は、2値化した変調信号モデルにおいてLow区間とHigh区間とのバランスを取るための指標である。同図に示したように、3TのHigh区間、6TのLow区間、14TのHigh区間、…と続いている場合、DSVは、「+3-6+14+…」のように「Highの期間（T数）-Lowの期間（T数）」を積算することによって算出される。なお、通常は「High期間-Low期間」を変調コード単位に分割して求めておき（いわゆるCDS）、それらを複数の変調コードに渡って積算することで算出される。

【0081】

D S Vは、変調信号のDC成分を“0”に近づけるための簡易な制御指標という意味では大変重要である。しかし、実際の変調信号は変調信号モデル200のようなアナログ波形をしている。したがって、D S Vは、変調信号のDC成分を正確に表し得るものではない。そこで、より正確に変調信号のDC成分を表す指標として、本発明において導入したのが「DC成分評価指標」である。

【0082】

DC成分評価指標は、変調信号モデル200で示したように、H i g h区間およびL o w区間のアナログ信号レベルを積算して求める。具体的には、3 T幅、4 T幅、…のようにNRZI形式の変調コードのパルス幅に対応するアナログ信号振幅に応じて所定の演算を行った値、たとえば、各ランレンジスに相当する区間の積分値を用意する。同図の例では、「3 TのH i g h」、「6 TのL o w」、「14 TのH i g h」、…に対応して、「3 T→24」、「6 T→72」、「14 T→210」、…などがそれぞれ割り当てられている。このように、ランレンジスがより長い信号ほど、より重み付けを大きくする。そして、これら値を、H i g h区間では加算し、L o w区間では減算する。すなわち、「24-72+210-…」と計算していくことによって、D S Vよりも正確なDC成分の評価指標であるDC成分評価指標を得ることができる。また、このDC成分評価指標を変調コード単位に分割して求めておき、それらを複数の変調コードに渡って積算して求めてよい。

【0083】

次に、本実施形態に係るデジタル変調処理について、図16に示したフローチャートを参照しながら説明する。

【0084】

まず、デジタル変調処理が開始すると、ソースデータに対応する一つ以上の候補変調コードを生成する（ステップS41）。本ステップS11は、変調コード生成器11による処理に相当する。

【0085】

次に、ステップS41で生成された各候補変調コードについて、変調コード系列に係るDC成分評価指標を算出する（ステップS42）。本ステップS42は

、DC成分評価指標算出器18による処理に相当する。

【0086】

そして、ステップS42で算出されたDC成分評価指標を互いに比較し、ステップS41で生成された候補変調コードのうち、DC成分評価指標の絶対値（二乗値でもよい）を相対的に小さくするものを選択して出力する（ステップS43）。本ステップS43は、変調コード判定器13および変調コード選択器14による処理に相当する。

【0087】

その後、変調すべき全ソースデータの処理が完了したか否かを判断し（ステップS44）、まだ変調すべきソースデータが残っている場合には、ステップS41に戻って次のソースデータについての処理を行う一方、全ソースデータの処理が完了した場合には、デジタル変調処理を終了する。

【0088】

以上、本実施形態によると、DSVよりも、実際の変調信号の波形により近似したDC成分評価指標を用いることによって、より正確なDC制御を行うことができる。これにより、より一層、変調信号の再生時の安定性を向上させることができる。

【0089】

なお、DC成分評価指標の重み付けは、あらかじめ用意したテーブルを参照して得るようにもよいし、また、ランレンジスをパラメータとする関数を用いて算出してもよい。

【0090】

また、上記の各実施形態において、変調コード生成器11が生成する候補変調コードは2系統であるとしたが、本発明はこれに限定されるものではなく、3系統以上の候補変調コードを生成するようにしてもよい。この場合、その系統数に応じてDSV算出器12やDSV変化量算出器15の個数を増やすことは言うまでもない。

【0091】

また、上記の各実施形態において、変調コード生成器11、DSV算出器12

、変調コード判定器13、変調コード選択器14、DSV変化量算出器15、変調コード判定器16、リセット判定器17およびDC成分評価指標算出器18は、ハードウェアおよびソフトウェアのいずれでも実現可能である。また、デジタル変調装置の一部あるいはすべての機能をソフトウェア処理することも可能である。

【0092】

【発明の効果】

以上、説明したように、本発明によると、与えられたソースコードから、再生時に正しく2値化スライスすることが可能な変調コードを生成するデジタル変調装置およびデジタル変調方法を実現することができる。これにより、本発明のデジタル変調装置およびデジタル変調方法によって生成された変調コードを復調し、再生する信号再生装置や通信装置などにおいて、信号再生時の再生信号のジッタを軽減し、再生精度を向上させることができる。

【図面の簡単な説明】

【図1】

本発明の第1の実施形態に係るデジタル変調装置の構成図である。

【図2】

DSV変化量算出器の内部構成図である。

【図3】

本発明の第1の実施形態に係るデジタル変調処理のフローチャートである。

【図4】

本発明の第1の実施形態に係るデジタル変調処理の具体例を示す図である。

【図5】

本発明の第1の実施形態に係るデジタル変調処理によるDSVおよび△DSVの変化を示すグラフである。

【図6】

本発明の第2の実施形態に係るデジタル変調装置の構成図である。

【図7】

本発明の第2の実施形態に係るデジタル変調処理のフローチャートである。

【図8】

本発明の第2の実施形態に係るデジタル変調処理の具体例を示す図である。

【図9】

本発明の第3の実施形態に係るデジタル変調装置の構成図である。

【図10】

本発明の第3の実施形態に係るデジタル変調処理のフローチャートである。

【図11】

本発明の第3の実施形態に係るデジタル変調処理によるDSVの変化を示すグラフである。

【図12】

本発明の第3の実施形態に係る別のデジタル変調処理のフローチャートである。

【図13】

本発明の第3の実施形態に係る別のデジタル変調処理によるDSVの変化を示すグラフである。

【図14】

本発明の第4の実施形態に係るデジタル変調装置の構成図である。

【図15】

本発明に係るDC成分評価指標を説明するための図である。

【図16】

本発明の第4の実施形態に係るデジタル変調処理のフローチャートである。

【図17】

従来のデジタル変調装置の構成図である。

【図18】

デジタル変調された信号を再生する信号再生装置の復調部分の構成図である。

【図19】

従来のデジタル変調装置によるDSVの変化を示すグラフである。

【符号の説明】

10A, 10B, 10C, 10D デジタル変調装置

1 1 変調コード生成器

1 2 D S V 算出器

1 3, 1 6 変調コード判定器

1 4 変調コード選択器

1 5 D S V 変化量算出器

1 7 リセット判定器

1 8 D C 成分評価指標算出器

1 5 1, 1 5 5 レジスタ

1 5 2 シフトレジスタ

1 5 3 減算器

1 5 4 加算器

DATA ソースデータ

CODE a, CODE b 候補変調コード

Δ D S V a, Δ D S V b D S V の変化量

D S V a, D S V b D S V

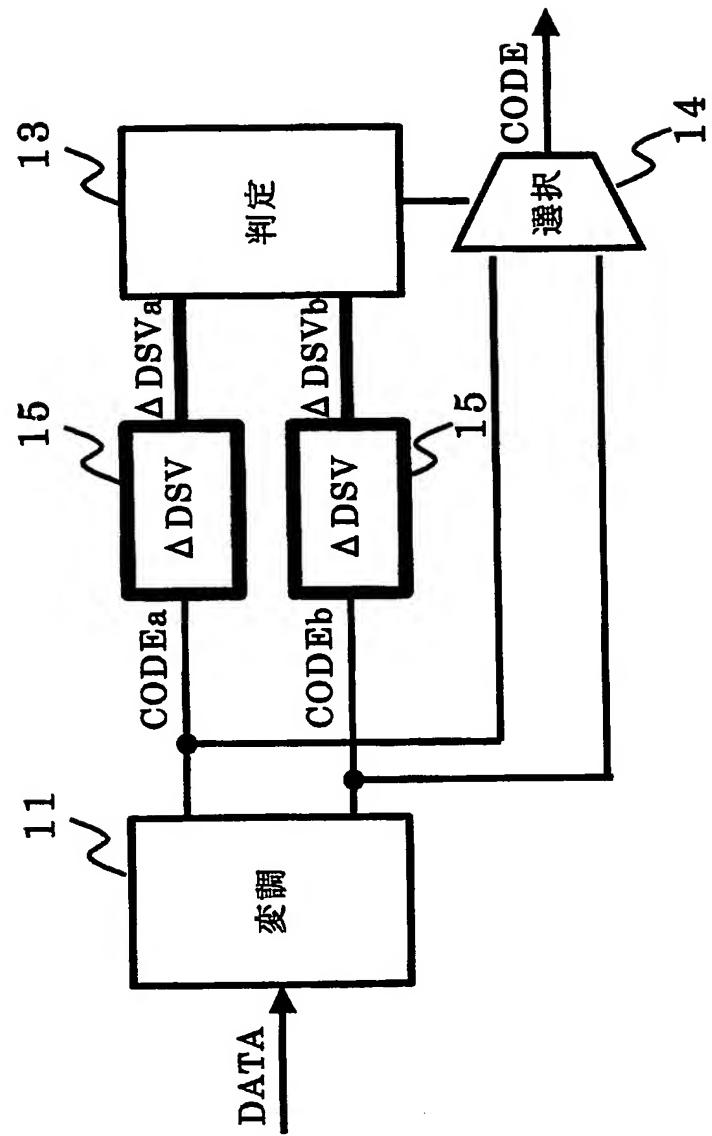
D C a, D C b D C 成分評価指標

CODE 変調コード

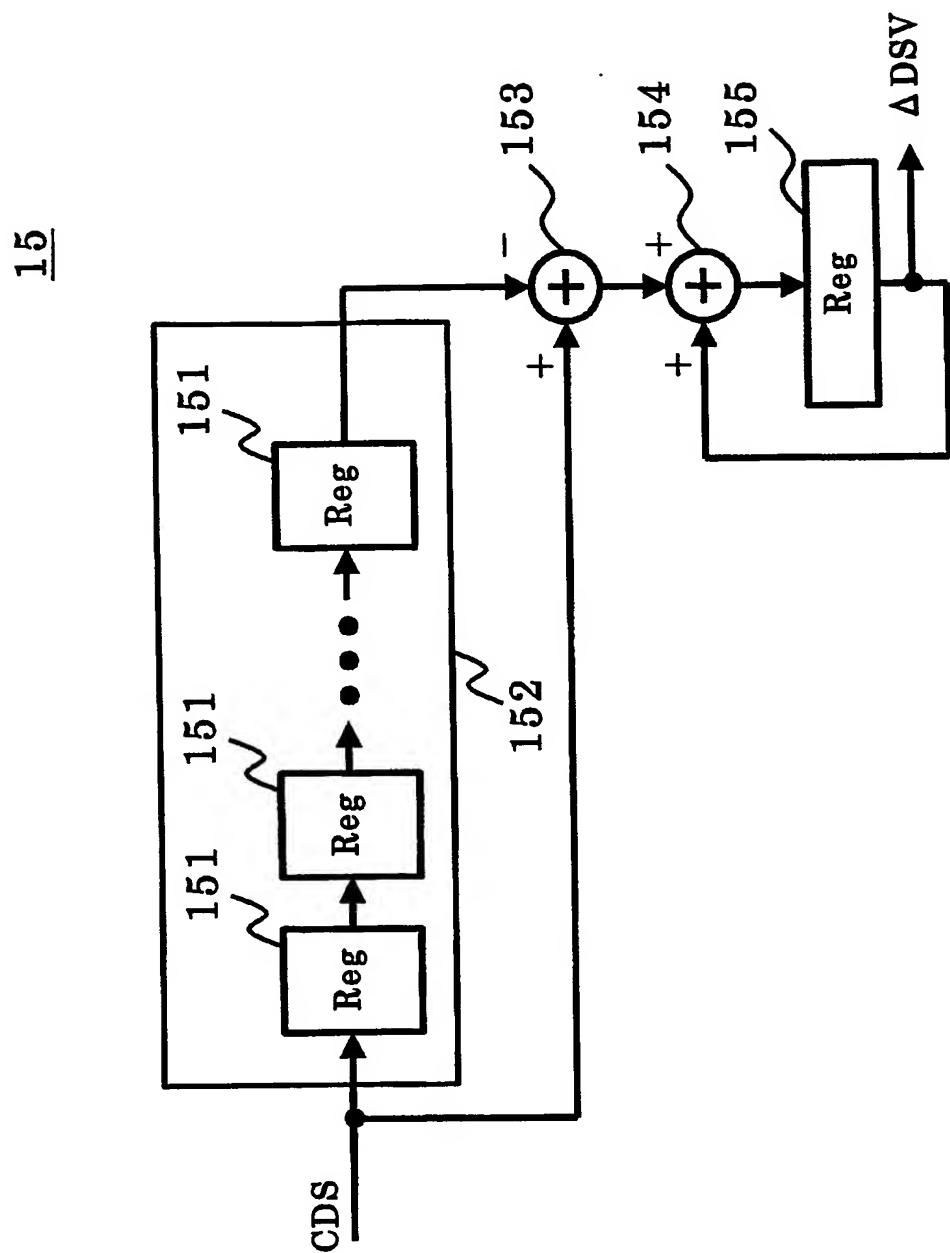
【書類名】 図面

【図1】

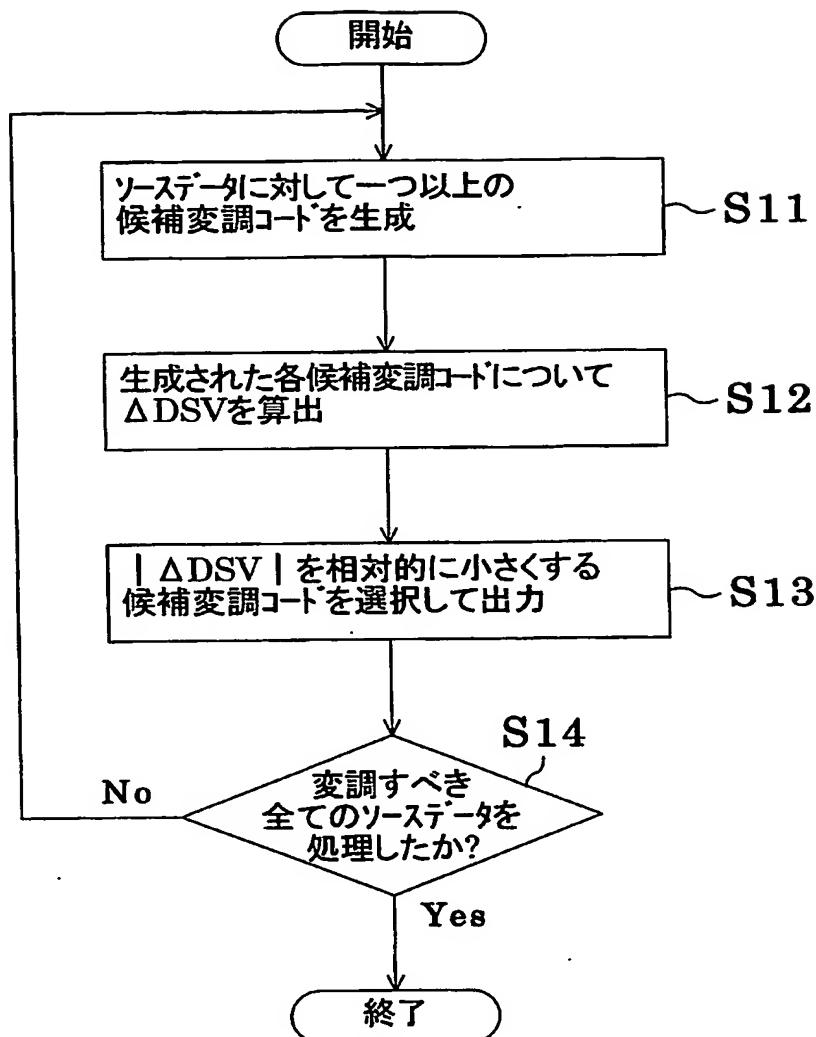
10A



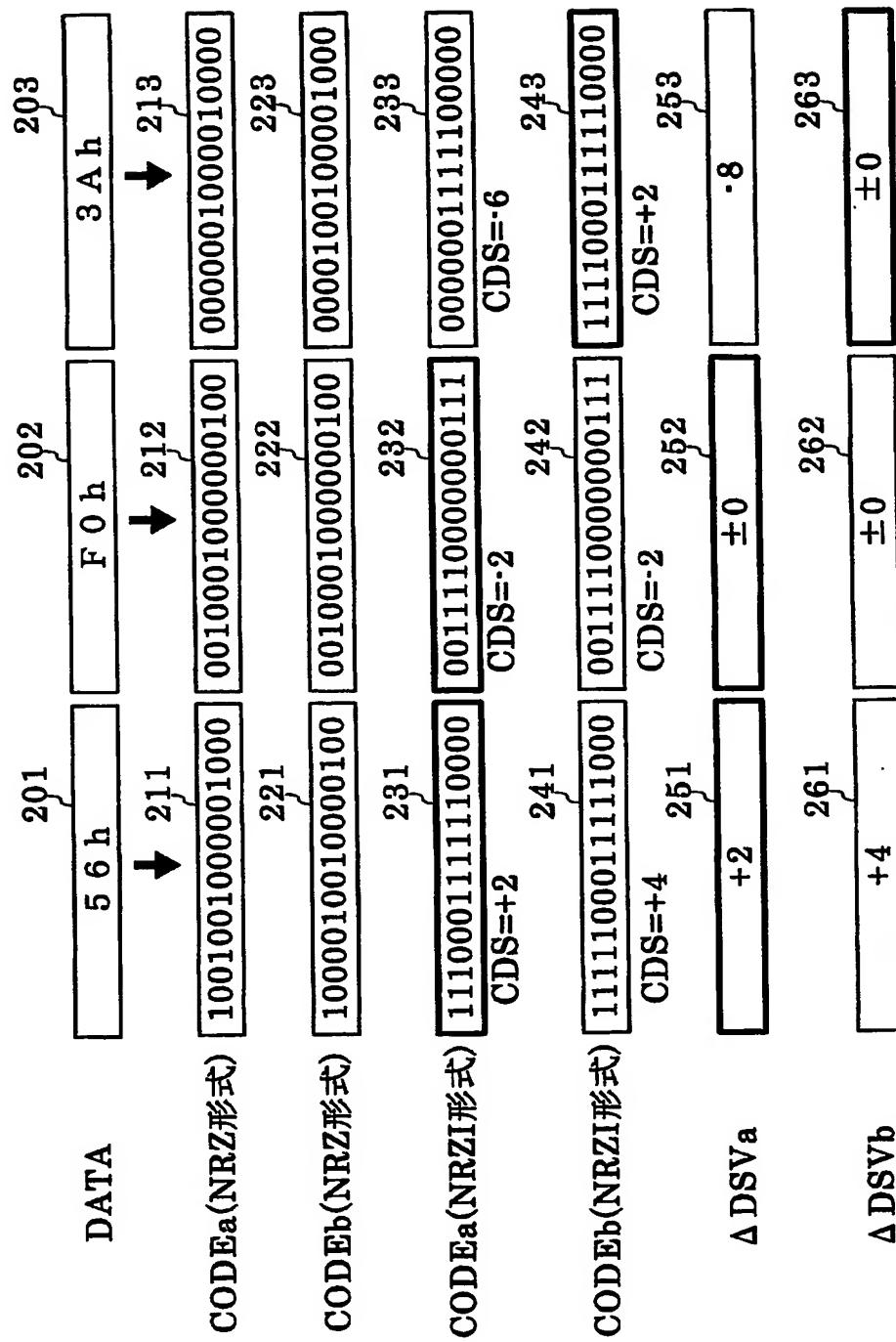
【图2】



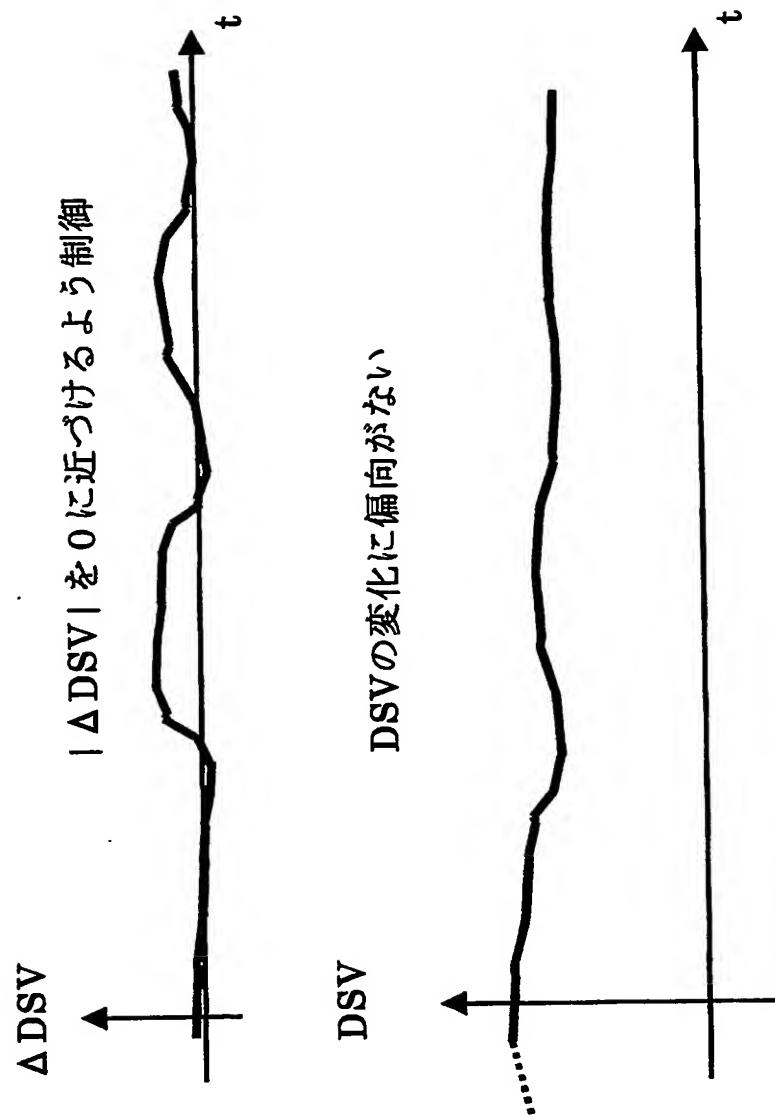
【図3】



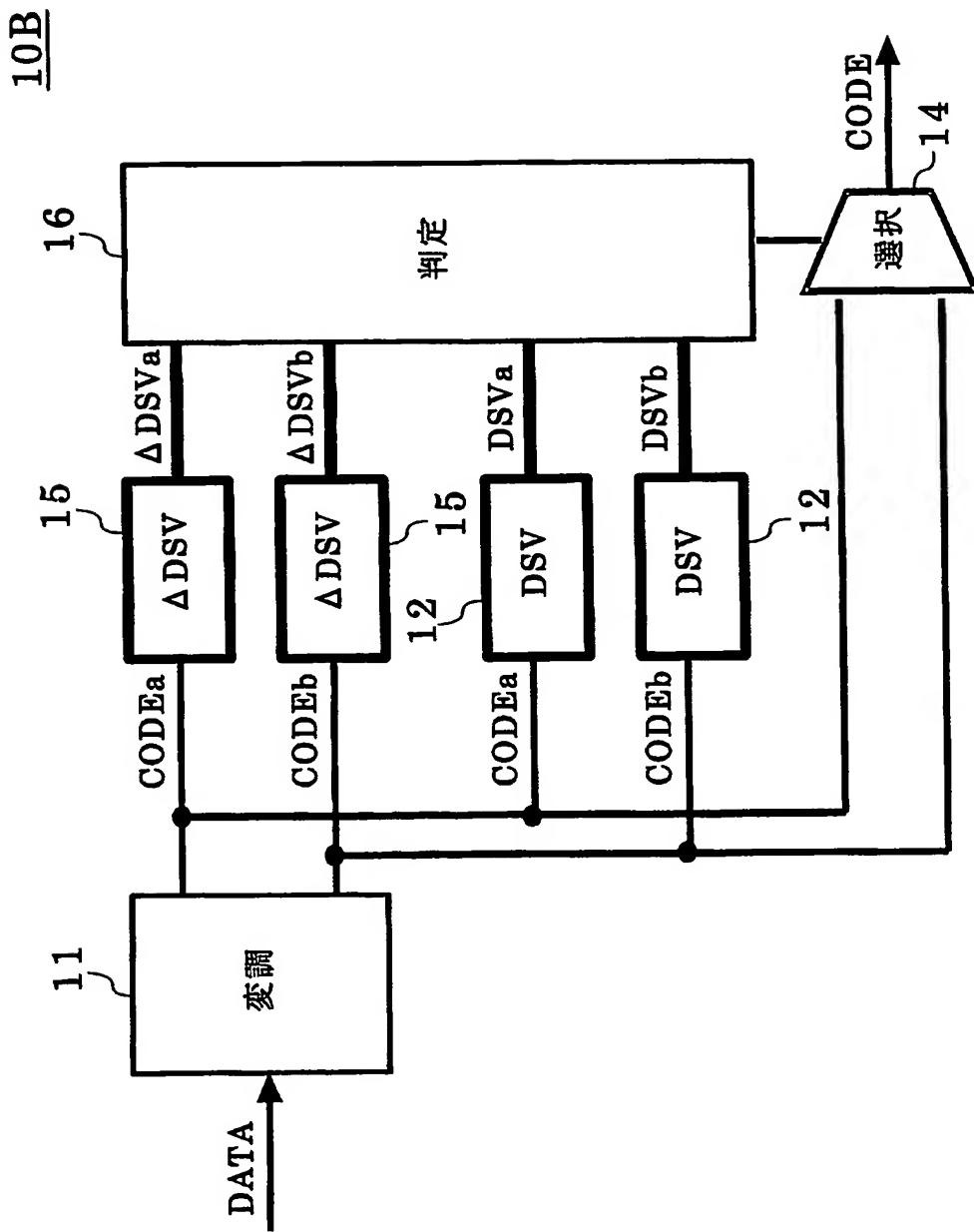
【図 4】



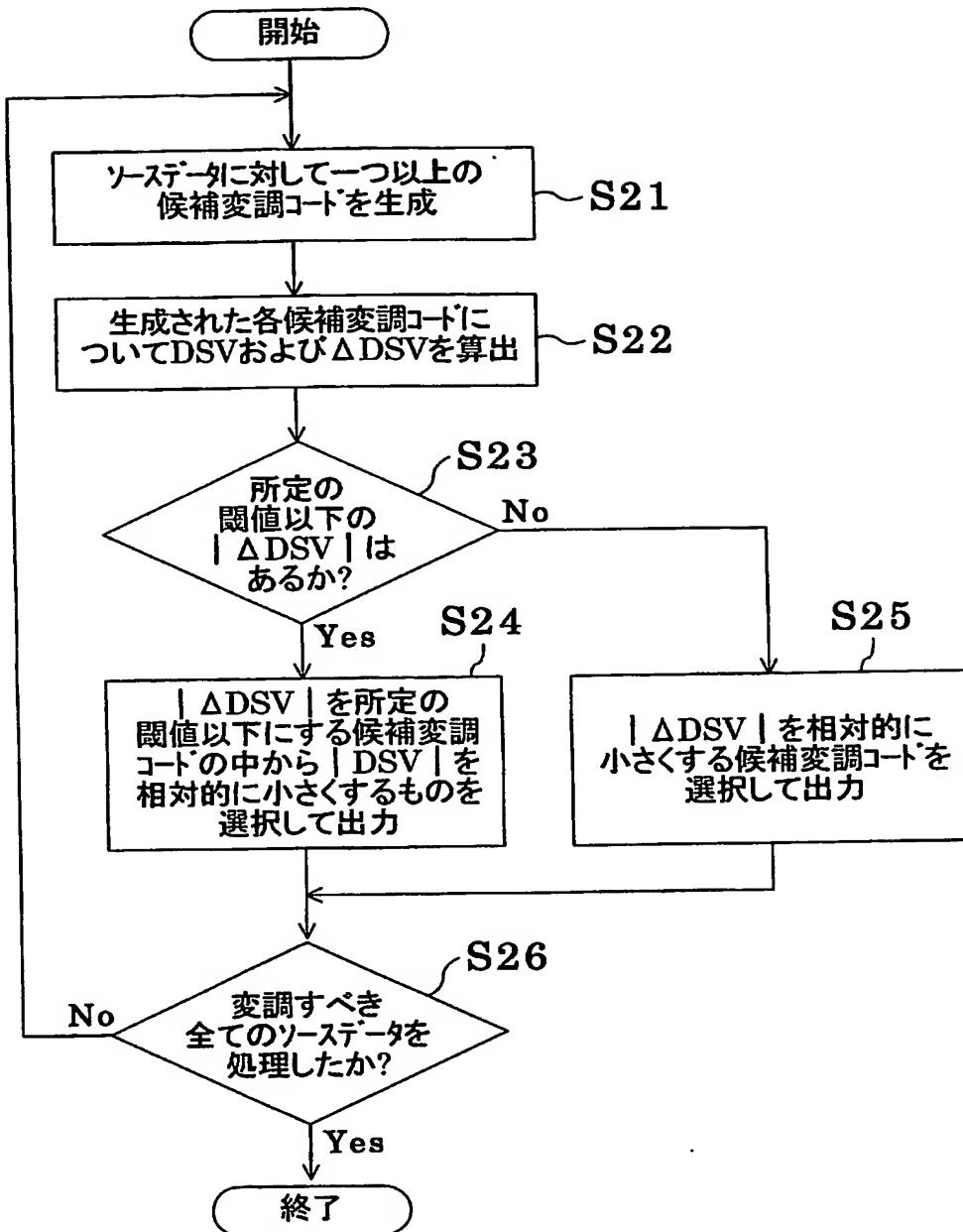
【図5】



【图6】



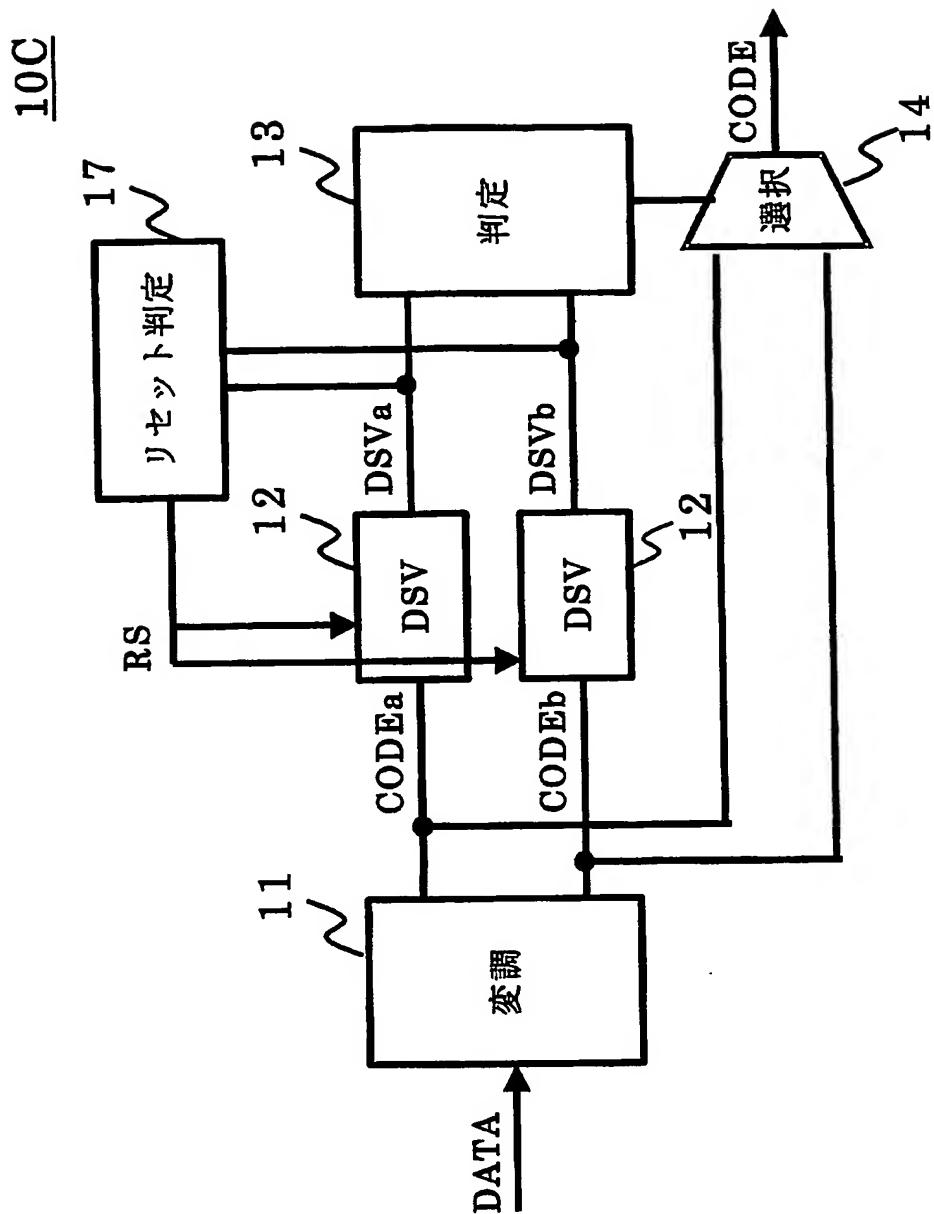
【図7】



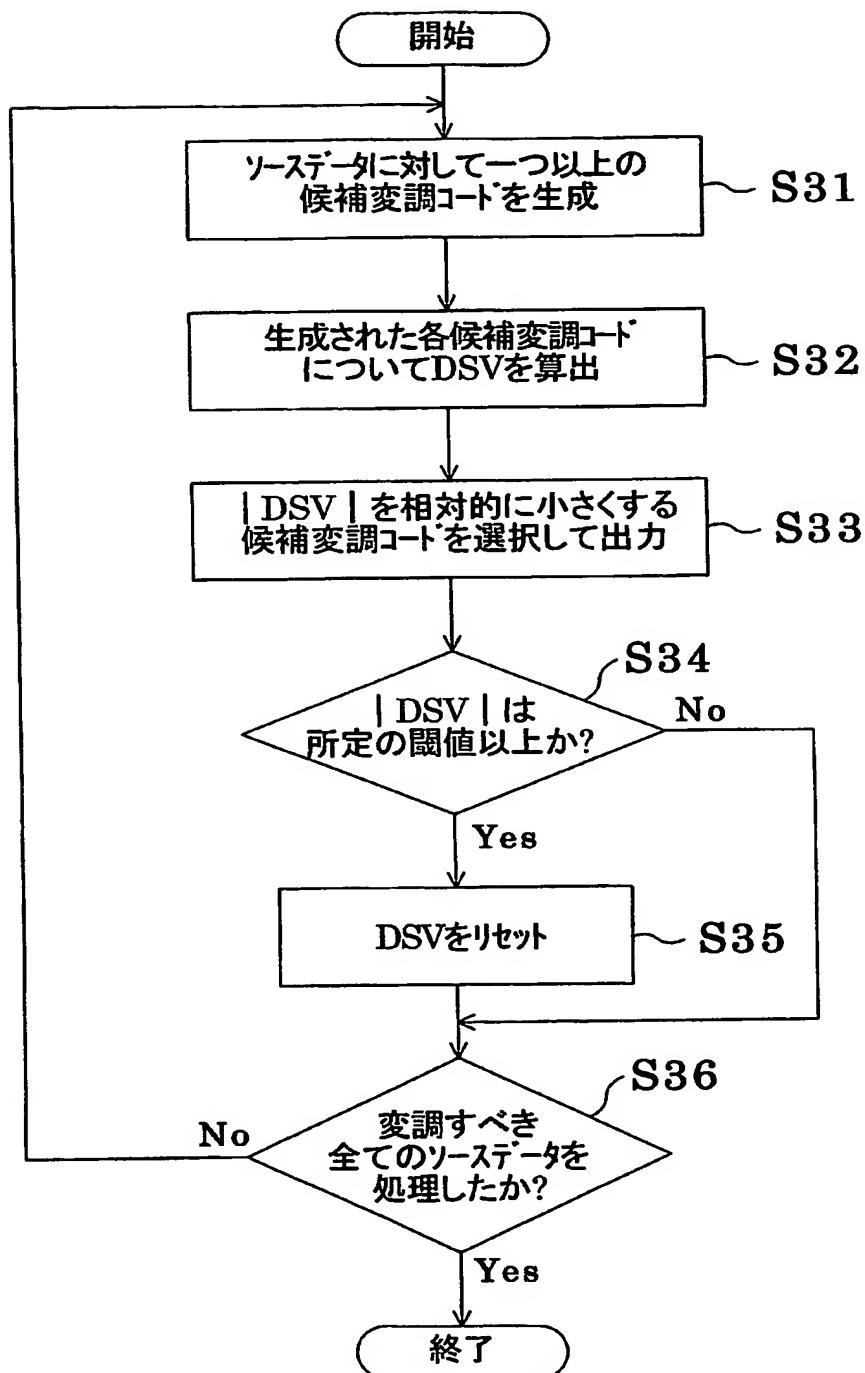
【図8】

DATA	201	202	203
	56h	F0h	3Ah
CODEa(NRZ形式)	1001001000001000 221	0010001000000100 222	0000001000001000 223
CODEb(NRZ形式)	1000010010000100 231	0010001000000100 232	0000100100001000 233
CODEa(NRZI形式)	111000111110000 CDS=+2 241	0011110000000111 CDS=-2 242	0000001111100000 CDS=-6 243
CODEb(NRZI形式)	11111000011111000 CDS=+4 251	0011110000000111 CDS=-2 252	11110000111110000 CDS=+2 253
ΔDSV_a	+2	+2	-8
ΔDSV_b	+4	+2	± 0
DSVa	261 271 -50 281	262 272 -50 282	263 273 -56 283
DSVb	-48	-50	-48

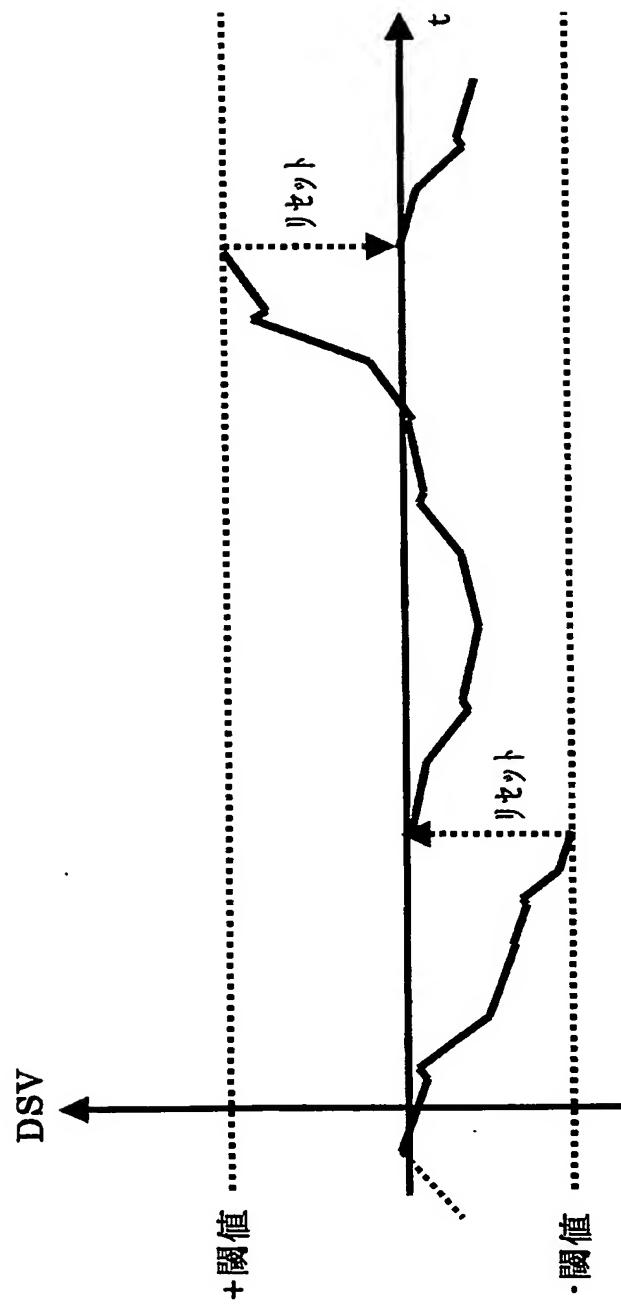
【図9】



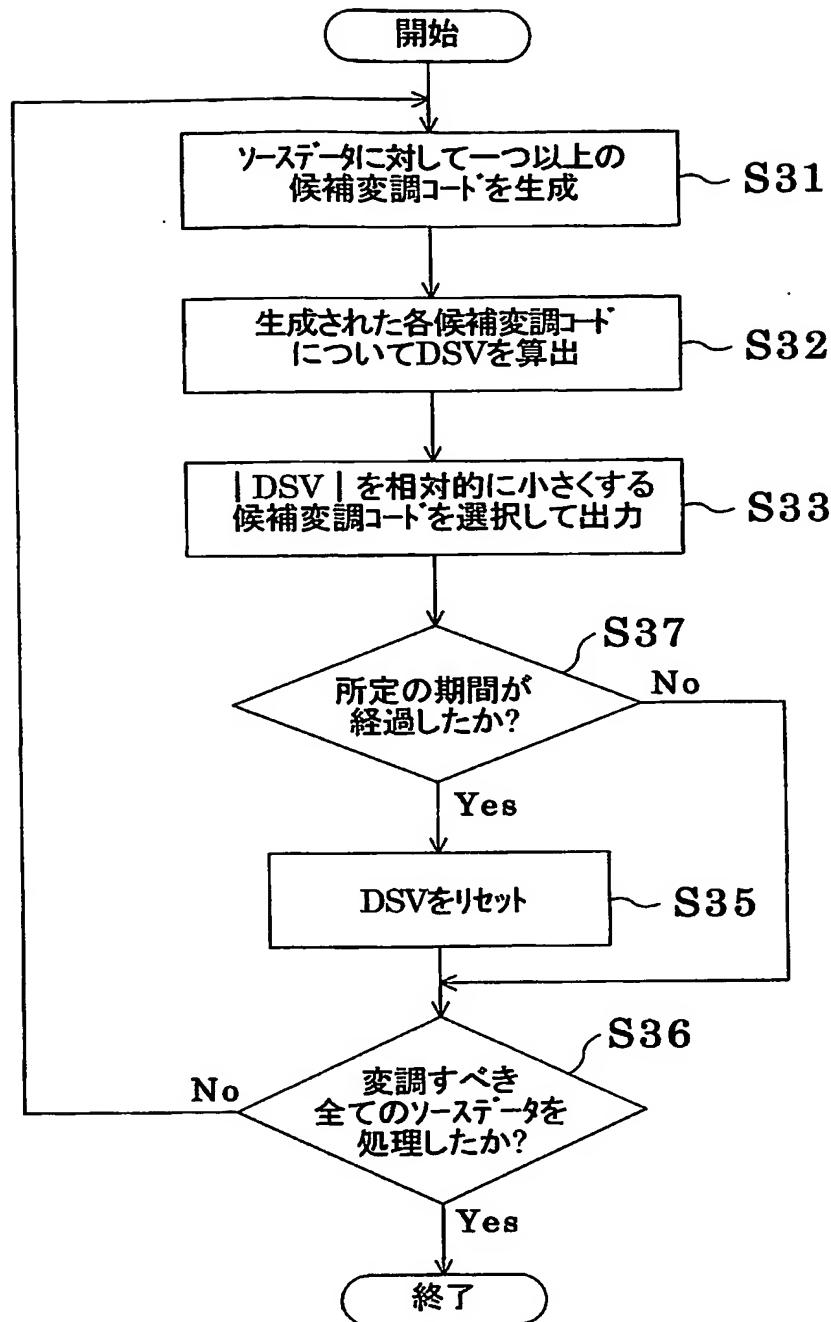
【図10】



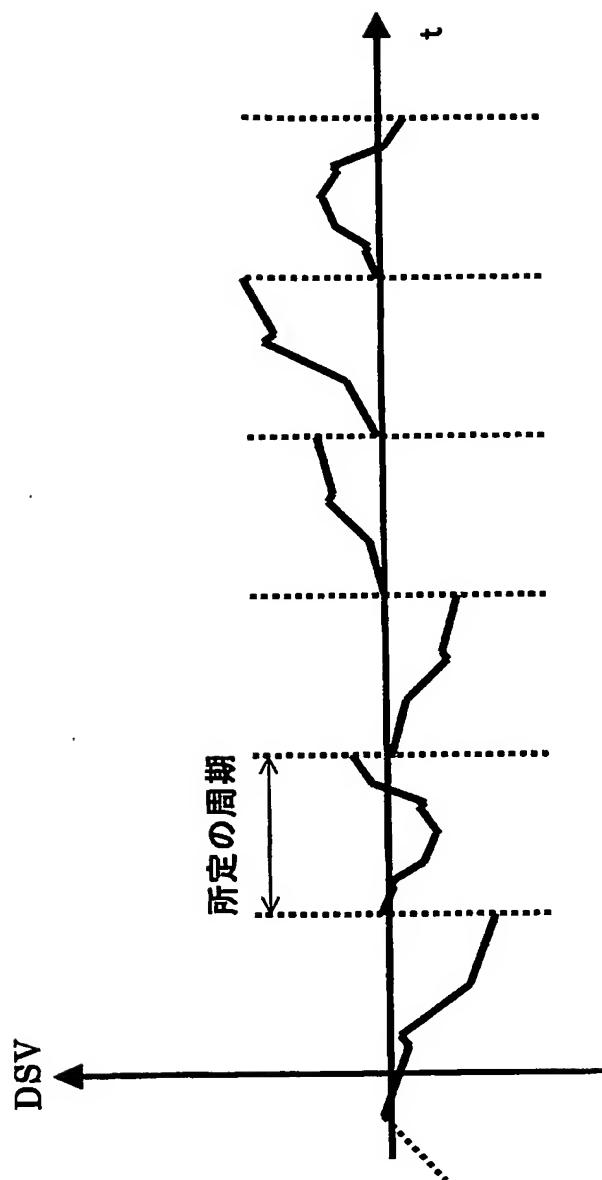
【図 1 1】



【図12】

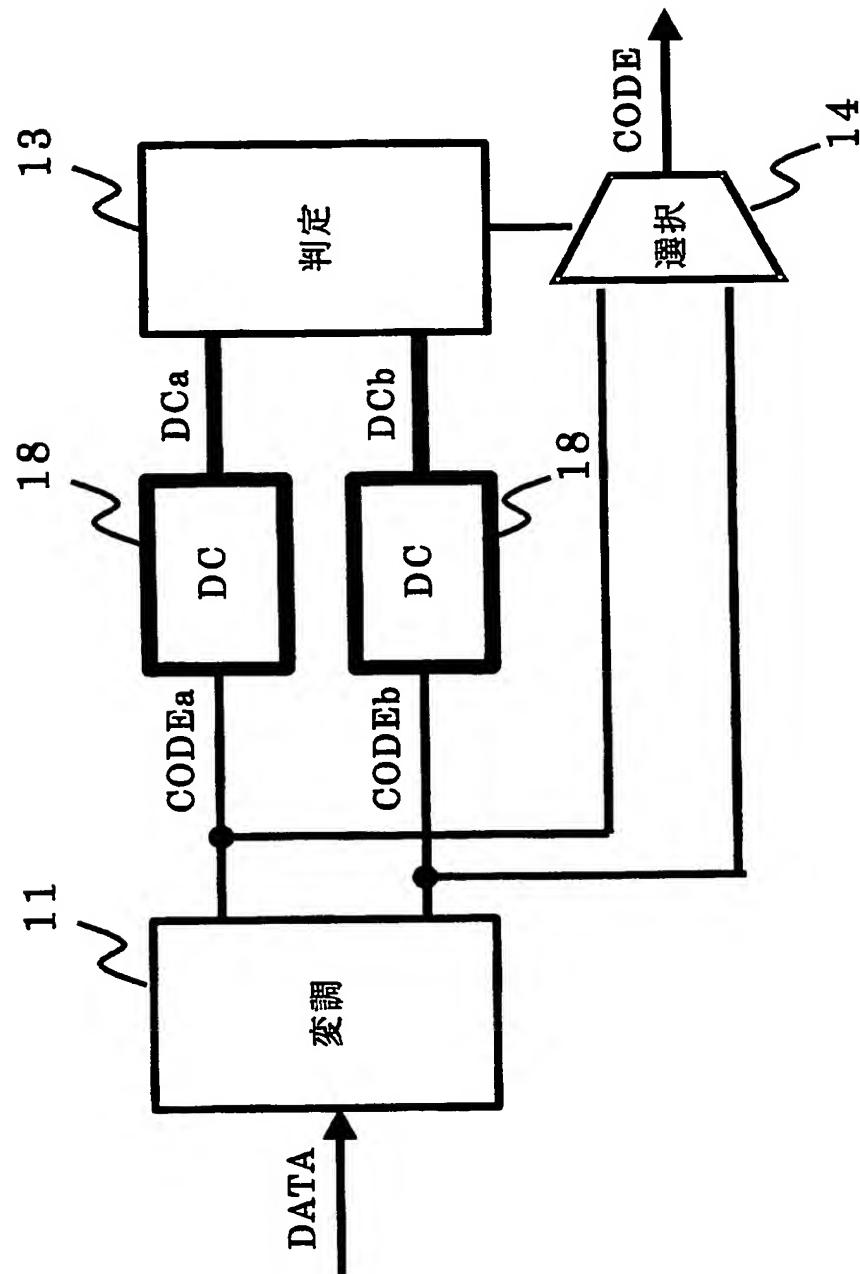


【図13】

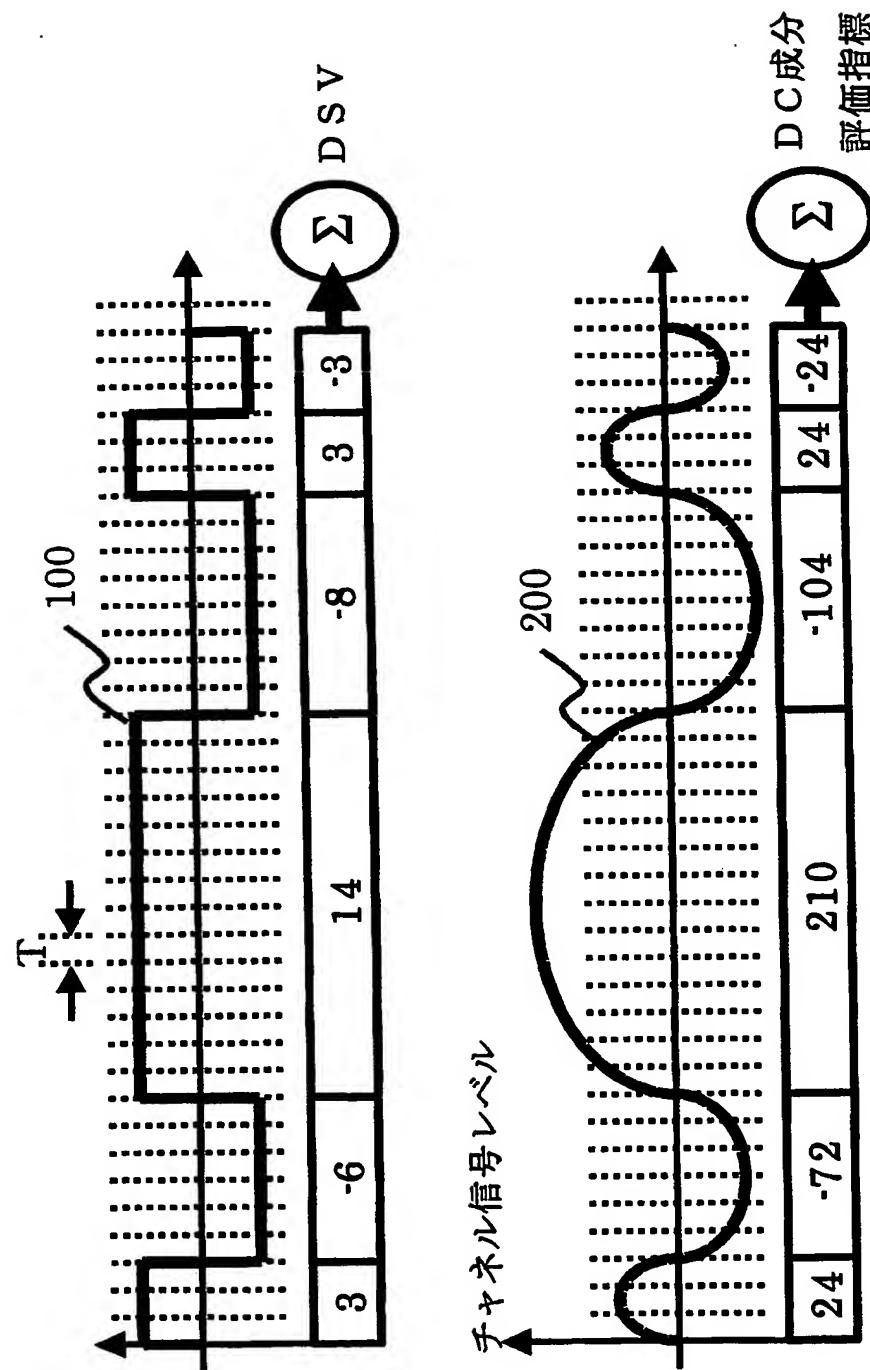


【図14】

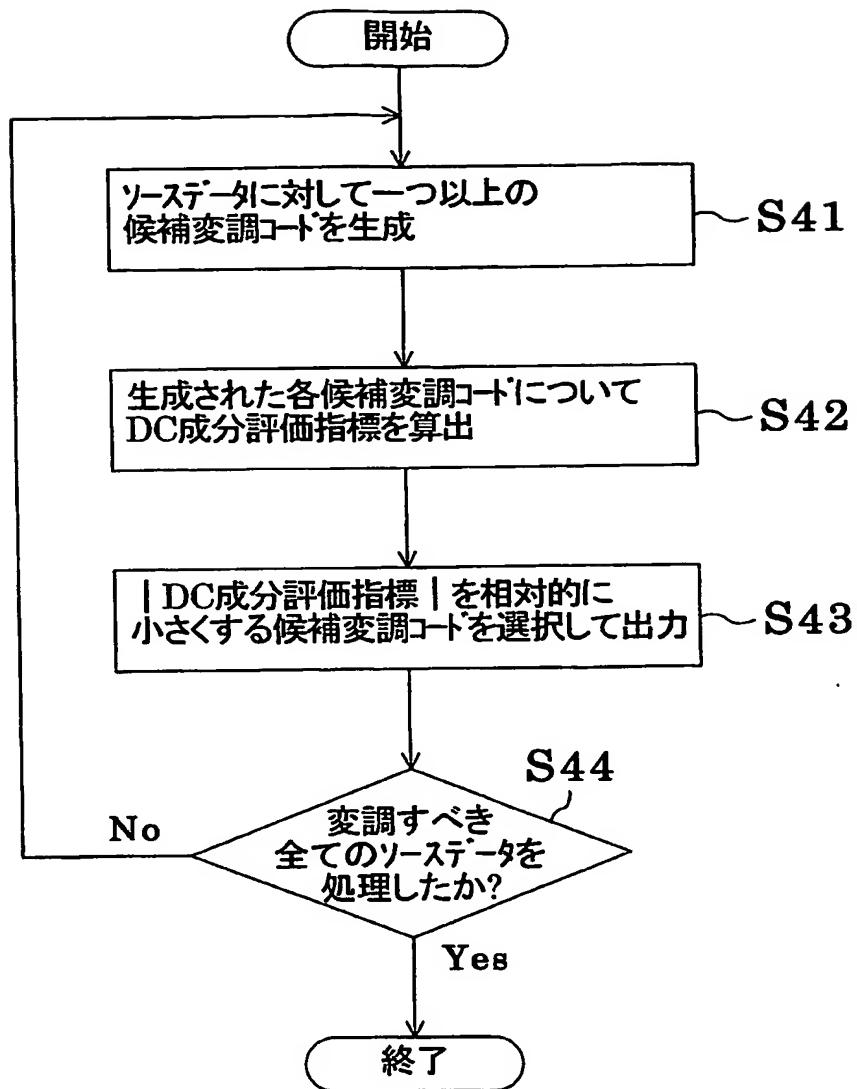
10D



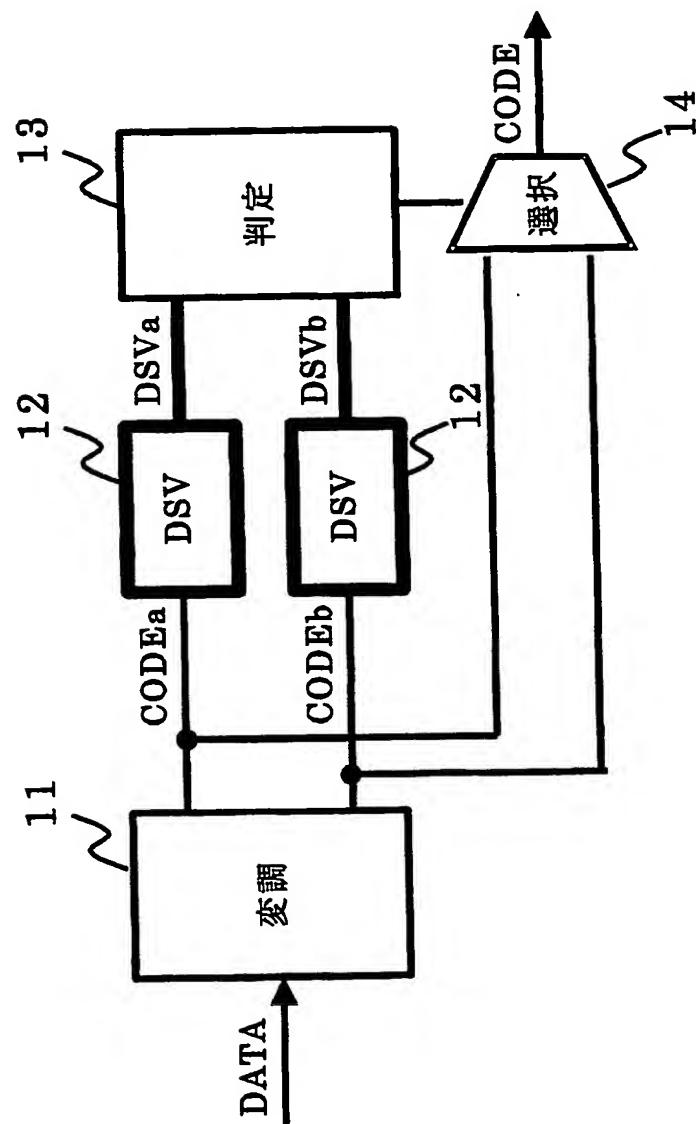
【図15】



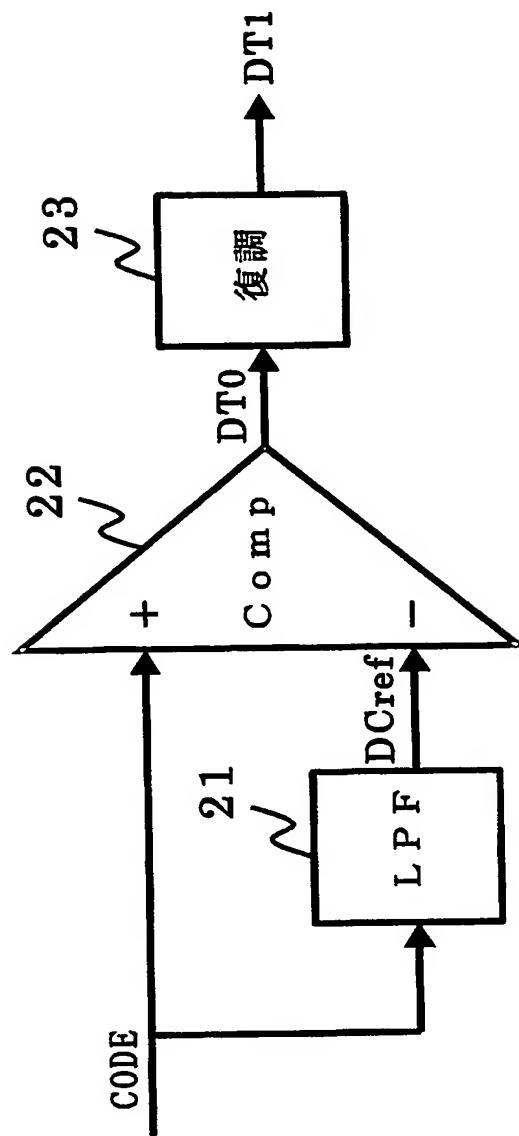
【図16】



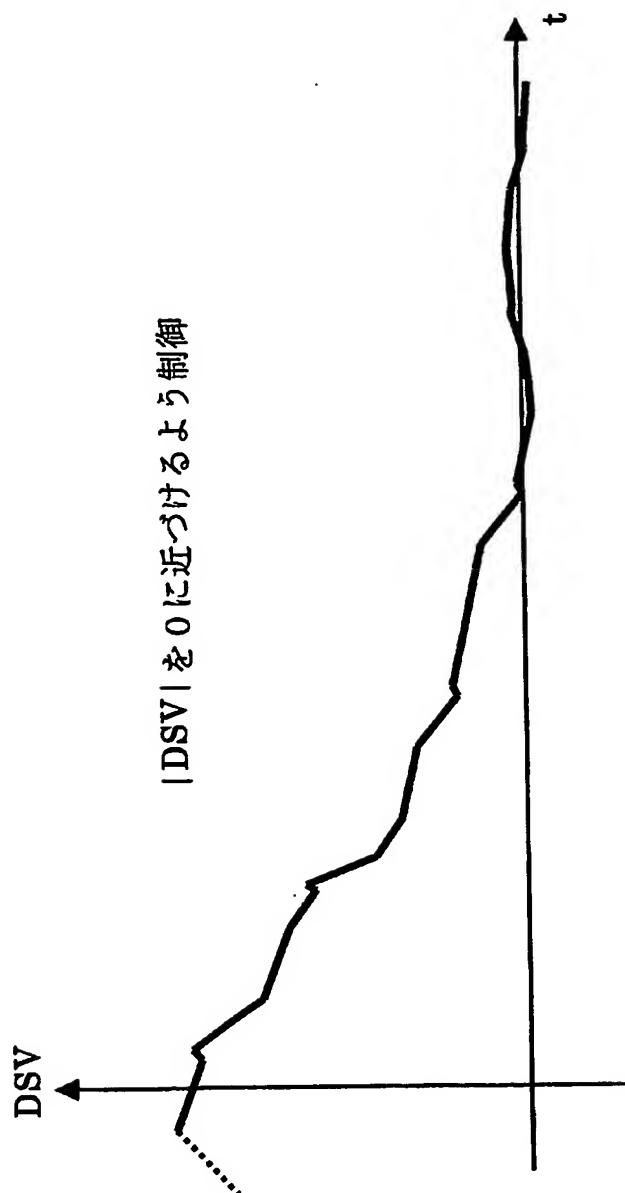
【図17】

10

【図18】



【図19】



【書類名】 要約書

【要約】

【課題】 再生時に正しく2値化スライスがなされるような変調コードを生成可能なデジタル変調装置を提供する。

【解決手段】 デジタル変調装置（10A）において、DSV変化量算出器（15）は、変調コード生成器（11）によって生成された候補変調コード（CODE a, CODE b）についてのDSVの変化量（ ΔDSV_a , ΔDSV_b ）を算出する。変調コード判定器（13）は、変化量（ ΔDSV_a , ΔDSV_b ）を比較し、その絶対値が小さい方に対応する候補変調コードを変調コード（CODE）として選択すべき判定を行う。そして、変調コード選択器（14）は、候補変調コード（CODE a, CODE b）の中から変調コード判定器（13）が判定したものを選択し、この選択したコードを、ソースデータ（DATA）についての変調コード（CODE）として出力する。

【選択図】 図1

特願 2003-134638

出願人履歴情報

識別番号

[000005821]

1. 変更年月日

[変更理由]

住 所
氏 名

1990年 8月28日

新規登録

大阪府門真市大字門真1006番地
松下電器産業株式会社